

テクニカルニュース

1996年 10月 9日

表 題 MELSEC-QnA シリーズ Q4ARCPU プログラミングマニュアル(プロセス制御命令編)の誤記訂正

適用機種 Q4ARCPU

三菱汎用シーケンサMELSEC-Aシリーズに格別の御愛顧を賜り厚くお礼申し上げます。

Q4ARCPU プログラミングマニュアルのプロセス制御命令編(SH-3584-A)の一部に誤記がありましたのでお詫びとともに訂正いたします。

1. Q4ARCPU プログラミングマニュアル(プロセス制御命令編) SH-3584-A

(5-12 ページ)

- 5.2.1 項 (2)(e)変化率リミッタの条件修正

$$\begin{aligned} (\text{SPR}-R_n) \leq \text{DR} &\longrightarrow (\text{SPR}-R_n) \leq -\text{DR} \\ |\text{SPR}-R_n| > \text{DR} &\longrightarrow |\text{SPR}-R_n| < \text{DR} \end{aligned}$$

(5-87 ページ)

- 5.4.3 項 (2)処理式を修正

$$\text{BW} = K_1 + E_1 \times K_2 \times E_2 + \dots \times K_n \times E_n + B$$



$$\text{BE} = K_1 \times E_1 \times K_2 \times E_2 \times \dots \times K_n \times E_n + B$$

(5-95 ページ)

- 5.5.2 項 (2)条件の式を修正

$$E_2 + K \leq E_1 + K + \text{HS}$$



$$E_2 + K \leq E_1 < E_2 + K + \text{HS}$$

(付-4 ページ)

- 付 1.4 項(3) 式を修正

$$\text{BB1} = e_1 \times e_n \longrightarrow \text{BB1} = e_1 + e_n$$