

テクニカルニュース

1998年7月

表 題 A ↔ QnA シリーズ変換時の命令変換一覧

適用機種 SW1D5C-GPPW SW1D5F-GPPW

三菱汎用シーケンサ MELSEC シリーズに格別のご愛顧を賜り厚くお礼申し上げます。

SW1D5C-GPPW/SW1D5F-GPPW で A QnA 変換を行った場合の命令変換一覧を下記に示します。

命令中の * , *1 , *2 , *3 , *4 , *5 , *6 , *7 はソース , ディスティネーションなどを意味します。

本テクニカルニュース記載の命令は , 変換されない命令のみ記載しております。

次に示す命令 , デバイス , コメントなどは , 変換命令後に各モードで修正を必要とする場合があります。

A から QnA シリーズの命令変換一覧は 1 ページから 16 ページに記載しています。

QnA から A シリーズの命令変換一覧は 17 ページから 29 ページに記載しています。

A QnA 変換デバイス対応表

A シリーズ	QnA シリーズ	備 考
M	M	
M9000 ~	SM1000 ~	
L	L	
F	F	
S	M	
X	X	
Y	Y	
B	B	
D	D	
D9000 ~	SD1000 ~	
A0 , 1	SD718 , 719	
R	R	
W	W	
T	T , ST	ST はパラメータに従う
C	C	

(次ページへ続く)

A QnA 変換デバイス対応表(つづき)

A シリーズ	QnA シリーズ	備 考
P	P	範囲外の時は命令全体が OUT SM1255
I	I	範囲外の時は命令全体が OUT SM1255
N	N	範囲外の時は命令全体が OUT SM1255
K	K	
H	H	
” ”	” ”	文字列を扱う
Z, Z1 ~ Z6	Z0 ~ Z6	
K	K	
V, V1 ~ V6	Z7 ~ Z13	

範囲外のデバイス部，拡張部を含むデバイスでビット時は SM1255，ワード時は SD1255 に変更します。

A 標準命令を QnA シリーズに変換する場合

A シリーズ	QnA シリーズ	備 考
OUT T* *2	OUT T* *2	H(OUTH),ST はパラメータの設定に従う
	OUT ST* *2	
	OUT C* *2	
OUT C* *2	OUTH T* *2	
	OUTH ST* *2	
	OUTH C* *2	
SUB *1	OUT SM1255	A 専用命令を除く
CHG	OUT SM1255	
SUM *1	SUM *1 SD718	
DSUM *1	DSUM *1 SD718	
ASC *1 *2	OUT SM1255	
LRDP *1 *2 *3 *4	OUT SM1255	
LWTP *1 *2 *3 *4	OUT SM1255	
RFRP *1 *2 *3 *4	OUT SM1255	
RTOP *1 *2 *3 *4	OUT SM1255	

A 標準命令を QnA シリーズに変換する場合

A シリーズ	QnA シリーズ	備 考
LEDA *1	OUT SM1255	A 専用命令を除く
LEDB *2	OUT SM1255	A 専用命令を除く
CHK *1 *2	OUT SM1255	
STC	OUT SM1255	
CLC	OUT SM1255	

構造化プログラム用命令を QnA シリーズに変換する場合
QnACPU プログラミングマニュアル(共通命令編)を参照してください。

(AnACPU/AnUCPU 対応)

A シリーズ	QnA シリーズ	備 考
LEDA(LED B) IX LEDC *1 LEDR	OUT SM1255 LEDC *1 LEDR	7.6.9 項 回路全体のインデックス修飾
LEDA IXEND	OUT SM1255	
LEDA/LEDB BREAK LEDC *1 LEDC *2 LEDR	OUT SM1255 LEDC *1 LEDC *2 LEDR	7.6.2 項 FOR ~ NEXT 強制終了
LEDA/LEDB FCALL LEDC *1 LEDR	OUT SM1255 LEDC *1 LEDR	7.6.5 項 サブルーチンプログラムの出力 OFF コール
LEDA CHK	OUT SM1255	7.10.1 項 特定フォーマット故障チェック
LEDA CHKEND	OUT SM1255	7.10.2 項 CHK 命令のチェックフォーマット変更

文字列処理命令を QnA シリーズに変換する場合 (AnACPU/AnUCPU 対応)

A シリーズ	QnA シリーズ	備 考
LEDA/LEDB SCMP LEDC *1 LEDC *2 LEDC *3 LEDR	OUT SM1255 LEDC *1 LEDC *2 LEDC *3 LEDR	6.1.4 項 文字列データ比較

拡張ファイルレジスタ用命令を QnA シリーズに変換する場合 (AnACPU/AnUCPU 対応)

A シリーズ	QnA シリーズ	備 考
LEDA/LEDB RSET LEDC/SUB *1 LEDR	OUT SM1255 LEDC *1/OUT SM1255 LEDR	7.14.1 項 ファイルレジスタのブロック No. 切換え
LEDA/LEDB BMOVR LEDC *1 LEDC *2 LEDC/SUB *3 LEDR	OUT SM1255 LEDC *1 LEDC *2 LEDC *3/OUT SM1255 LEDR	6.4.5 項 ブロック 16 ビットデータ転送
LEDA/LEDB BXCHR LEDC *1 LEDC *2 LEDC/SUB *3 LEDR	OUT SM1255 LEDC *1 LEDC *2 LEDC *3/OUT SM1255 LEDR	6.4.8 項 ブロック 16 ビットデータ交換
LEDA/LEDB ZRRD	OUT SM1255	7.18.3 項 ファイルレジスタ直接 1 バイトリード
LEDA/LEDB ZRWR	OUT SM1255	7.18.4 項 ファイルレジスタ直接 1 バイトライト
LEDA/LEDB ZRRDB	OUT SM1255	7.18.3 項 ファイルレジスタ直接 1 バイトリード
LEDA/LEDB ZRWRB	OUT SM1255	7.18.4 項 ファイルレジスタ直接 1 バイトライト

データリンク用命令を QnA シリーズに変換する場合 (AnACPU/AnUCPU 対応)

A シリーズ	QnA シリーズ	備 考
LEDA/LEDB LRDP SUB *1 LEDC *2 LEDC *3 SUB *4 LEDC *5 LEDR	OUT SM1255 OUT SM1255 LEDC *2 LEDC *3 OUT SM1255 LEDC *5 LEDR	8.3.2 項 ローカル局からのデバイスデータ読出し(MELSECNET)
LEDA/LEDB LWTP SUB *1 LEDC *2 LEDC *3 SUB *4 LEDC *5 LEDR	OUT SM1255 OUT SM1255 LEDC *2 LEDC *3 OUT SM1255 LEDC *5 LEDR	8.3.4 項 ローカル局のデバイスへのデータ書込み
LEDA/LEDB RFRP SUB K/H* SUB *1 LEDC *2 SUB *3 LEDC *4 LEDR	OUT SM1255 OUT SM1255 OUT SM1255 LEDC *2 OUT SM1255 LEDC *4 LEDR	8.3.5 項 リモート I/O 局の特殊機能ユニットからのデータ読出し
LEDA/LEDB RTOP SUB K/H* SUB *1 LEDC *2 SUB *3 LEDC *4 LEDR	OUT SM1255 OUT SM1255 OUT SM1255 LEDC *2 OUT SM1255 LEDC *4 LEDR	8.3.6 項 リモート I/O 局の特殊機能ユニットへのデータ書込み
LEDA/LEDB ZCOM LEDC/SUB *1 LEDR	OUT SM1255 LEDC *1/OUT SM1255 LEDR	8.1.1 項 ネットワークリフレッシュ
LEDA/LEDB ZNRD SUB K/H* SUB *1 LEDC *2 LEDC *3 SUB *4 LEDC *5 LEDR	OUT SM1255 OUT SM1255 OUT SM1255 LEDC *2 LEDC *3 OUT SM1255 LEDC *5 LEDR	8.3.1 項 他局からのデバイスデータ読出し(MELSECNET/10)
LEDA/LEDB ZNWR SUB K/H* SUB *1 LEDC *2 LEDC *3 SUB *4 LEDC *5 LEDR	OUT SM1255 OUT SM1255 OUT SM1255 LEDC *2 LEDC *3 OUT SM1255 LEDC *5 LEDR	8.3.3 項 他局へのデバイスデータ書込み(MELSECNET/10)

(次ページへ続く)

データリンク用命令を QnA シリーズに変換する場合 (AnACPU/AnUCPU 対応) (つづき)

A シリーズ	QnA シリーズ	備考
LEDA/LEDB ZNFR SUB K/H* SUB *1 LEDC *2 SUB *3 SUB *4 LEDC *5 LEDR	OUT SM1255 OUT SM1255 OUT SM1255 LEDC *2 OUT SM1255 OUT SM1255 LEDC *5 LEDR	8.2.8 項 リモート I/O 局の特殊機能ユニットからのデータ読出し
LEDA/LEDB ZNTO SUB K/H* SUB *1 LEDC *2 SUB *3 SUB *4 LEDC *5 LEDR	OUT SM1255 OUT SM1255 OUT SM1255 LEDC *2 OUT SM1255 OUT SM1255 LEDC *5 LEDR	8.2.9 項 リモート I/O 局の特殊ユニットへのデータ書込み

特殊機能ユニット用命令 < AD61 制御用命令 > を QnA シリーズに変換する場合
QnACPU プログラミングマニュアル(特殊機能ユニット編)を参照してください。

(AnACPU/AnUCPU 対応)

A シリーズ	QnA シリーズ	備考
LEDA/LEDB PVWR1 SUB K/H* LEDC *1 LEDR	OUT SM1255 OUT SM1255 LEDC *1 LEDR	5.1 項 プリセット値データの設定
LEDA/LEDB PVWR2 SUB K/H* LEDC *1 LEDR	OUT SM1255 OUT SM1255 LEDC *1 LEDR	
LEDA/LEDB SVWR1 SUB K/H* LEDC *1 LEDR	OUT SM1255 OUT SM1255 LEDC *1 LEDR	5.2 項 大, 小, 一致判別用設定値データの設定
LEDA/LEDB SVWR2 SUB K/H* LEDC *1 LEDR	OUT SM1255 OUT SM1255 LEDC *1 LEDR	
LEDA/LEDB PVRD1 SUB K/H* LEDC *1 LEDR	OUT SM1255 OUT SM1255 LEDC *1 LEDR	5.3 項 現在値の読出し
LEDA/LEDB PVRD2 SUB K/H* LEDC *1 LEDR	OUT SM1255 OUT SM1255 LEDC *1 LEDR	

特殊機能ユニット用命令 < AD59 制御用命令 > を QnA シリーズに変換する場合

(AnACPU/AnUCPU 対応)

A シリーズ	QnA シリーズ	備 考
LEDA/LEDB PRN SUB K/H* LEDC/SUB *1 LEDC *2 LEDC *3 LEDR	OUT SM1255 OUT SM1255 LEDC *1/OUT SM1255 LEDC *2 LEDC *3 LEDR	6.1 項 任意文字数分の文字プリンタ出力
LEDA/LEDB PR SUB K/H* LEDC *1 LEDC *2 LEDR	OUT SM1255 OUT SM1255 LEDC *1 LEDC *2 LEDR	6.2 項 “00 _h ”コードまでの文字プリンタ出力
LEDA/LEDB GET SUB K/H* LEDC *1 LEDC/SUB *2 LEDC *3 LEDR	OUT SM1255 OUT SM1255 LEDC *1 LEDC *2/OUT SM1255 LEDC *3 LEDR	6.3 項 メモリカードからのデータ読出し
LEDA/LEDB PUT SUB K/H* LEDC *1 LEDC/SUB *2 LEDC *3 LEDR	OUT SM1255 OUT SM1255 LEDC *1 LEDC *2/OUT SM1255 LEDC *3 LEDR	6.4 項 メモリカードへのデータ書込み

特殊機能ユニット用命令 < AJ71C24 制御用命令 > を QnA シリーズに変換する場合

(AnACPU/AnUCPU 対応)

A シリーズ	QnA シリーズ	備 考
LEDA/LEDB PRN SUB K/H* LEDC/SUB *1 LEDC *2 LEDC *3 LEDR	OUT SM1255 OUT SM1255 LEDC *1/OUT SM1255 LEDC *2 LEDC *3 LEDR	9.1 項 無手順モードによる指定バイト数のデータ転送
LEDA/LEDB PR SUB K/H* LEDC *1 LEDC *2 LEDR	OUT SM1255 OUT SM1255 LEDC *2 LEDC *3 LEDR	9.2 項 無手順モードによる“00 _h ”コードまでのデータ転送
LEDA/LEDB INPUT SUB K/H* LEDC *1 LEDC *2 LEDC *3 LEDR	OUT SM1255 OUT SM1255 LEDC *1 LEDC *2 LEDC *3 LEDR	9.3 項 無手順によるデータ受信

(次ページへ続く)

特殊機能ユニット用命令 < AJ71C24 制御用命令 > を QnA シリーズに変換する場合

(AnACPU/AnUCPU 対応) (つづき)

A シリーズ	QnA シリーズ	備 考
LEDA/LEDB SPBUSY SUB K/H* LEDC *1 LEDR	OUT SM1255 OUT SM1255 LEDC *1 LEDR	9.4 項 交信状態読出し
LEDA/LEDB SPCLR SUB K/H* LEDC *1 LEDR	OUT SM1255 OUT SM1255 LEDC *1 LEDR	9.5 項 送受信処理の強制中断

特殊機能ユニット用命令 < AJ71C21 制御用命令 > を QnA シリーズに変換する場合

(AnACPU/AnUCPU 対応)

A シリーズ	QnA シリーズ	備 考
LEDA/LEDB PRN2 SUB K/H* LEDC/SUB *1 LEDC *2 LEDC *3 LEDR	OUT SM1255 OUT SM1255 LEDC *1/OUT SM1255 LEDC *2 LEDC *3 LEDR	8.1 項 指定バイト数のデータ送信
LEDA/LEDB PRN4 SUB K/H* LEDC/SUB *1 LEDC *2 LEDC *3 LEDR	OUT SM1255 OUT SM1255 LEDC *1/OUT SM1255 LEDC *2 LEDC *3 LEDR	
LEDA/LEDB PR2 SUB K/H* LEDC *1 LEDC *2 LEDR	OUT SM1255 OUT SM1255 LEDC *2 LEDC *3 LEDR	8.2 項
LEDA/LEDB PR4 SUB K/H* LEDC *1 LEDC *2 LEDR	OUT SM1255 OUT SM1255 LEDC *2 LEDC *3 LEDR	“ 00 _H ” コードまでのデータ送信
LEDA/LEDB INPUT2 SUB K/H* LEDC *1 LEDC *2 LEDC *3 LEDR	OUT SM1255 OUT SM1255 LEDC *1 LEDC *2 LEDC *3 LEDR	8.3 項 データ受信

(次ページへ続く)

特殊機能ユニット用命令 < AJ71C21 制御用命令 > を QnA シリーズに変換する場合

(AnACPU/AnUCPU 対応) (つづき)

A シリーズ	QnA シリーズ	備 考
LEDA/LEDB INPUT4 SUB K/H* LEDC *1 LEDC *2 LEDC *3 LEDR	OUT SM1255 OUT SM1255 LEDC *1 LEDC *2 LEDC *3 LEDR	8.3 項 データ受信
LEDA/LEDB GET SUB K/H* LEDC *1 LEDC/SUB *2 LEDC *3 LEDC *4 LEDR	OUT SM1255 OUT SM1255 LEDC *1 LEDC *2/OUT SM1255 LEDC *3 LEDC *4 LEDR	8.4 項 RAM メモリの読出し
LEDA/LEDB PUT SUB K/H* LEDC *1 LEDC/SUB *2 LEDC *3 LEDC *4 LEDR	OUT SM1255 OUT SM1255 LEDC *1 LEDC *2/OUT SM1255 LEDC *3 LEDC *4 LEDR	8.5 項 RAM メモリへの書込み
LEDA/LEDB SPBUSY SUB K/H* LEDC *1 LEDR	OUT SM1255 OUT SM1255 LEDC *1 LEDR	8.6 項 交信状態読出し
LEDA/LEDB SPCLR SUB K/H* LEDC *1 LEDR	OUT SM1255 OUT SM1255 LEDC *1 LEDR	8.7 項 交信処理の強制中断

特殊機能ユニット用命令 < AJ71PT32-S3 制御用命令 > を QnA シリーズに変換する場合

(AnACPU/AnUCPU 対応)

A シリーズ	QnA シリーズ	備 考
LEDA/LEDB INPUT SUB K/H* LEDC *1 LEDC *2 LEDC *3 LEDC/SUB *4 LEDR	OUT SM1255 OUT SM1255 LEDC *1 LEDC *2 LEDC *3 LEDC *4/OUT SM1255 LEDR	7.1 項 操作箱からのキー入力
LEDA/LEDB PRN SUB K/H* LEDC/SUB *1 LEDC *2 LEDC *3 LEDC/SUB *4 LEDR	OUT SM1255 OUT SM1255 LEDC *1/OUT SM1255 LEDC *2 LEDC *3 LEDC *4/OUT SM1255 LEDR	7.2 項 無手順モードによる指定バイト数のデータ送信
LEDA/LEDB PR SUB K/H* LEDC *1 LEDC *2 LEDC/SUB *3 LEDR	OUT SM1255 OUT SM1255 LEDC *1 LEDC *2 LEDC *3/OUT SM1255 LEDR	7.3 項 無手順モードによる“00 _H ”コードまでのデータ送信
LEDA/LEDB INPUT SUB K/H* LEDC *1 LEDC *2 LEDC *3 LEDC/SUB *4 LEDR	OUT SM1255 OUT SM1255 LEDC *1 LEDC *2 LEDC *3 LEDC *4/OUT SM1255 LEDR	7.4 項 無手順モードによるデータ受信
LEDA/LEDB MINI SUB K/H* LEDR	OUT SM1255 OUT SM1255 LEDR	7.5 項 リモートターミナルユニットに対する交信
LEDA/LEDB SPBUSY SUB K/H* LEDC *1 LEDR	OUT SM1255 OUT SM1255 LEDC *1 LEDR	7.7 項 交信状態読出し
LEDA/LEDB SPCLR SUB K/H* LEDC *1 LEDR	OUT SM1255 OUT SM1255 LEDC *1 LEDR	7.8 項 交信処理の強制中断

プログラム切換え命令を QnA シリーズに変換する場合 (AnACPU/AnUCPU 対応)

A シリーズ	QnA シリーズ	備 考
LEDA ZCHG0	OUT SM1255	Q2AS(H)CPU(S1) ユーザーズマニュアル マニュアル(詳細編)ユーザーズマ ニュアル 付 4.5 項
LEDA ZCHG1	OUT SM1255	
LEDA ZCHG2	OUT SM1255	
LEDA ZCHG3	OUT SM1255	Q2A(S1)/Q3A/Q4ACPU ユーザーズマ ニュアルマニュアル(詳細編)ユーザ ーズマニュアル 付 4.5 項

CC-Link 用命令を QnA シリーズに変換する場合

AJ61QBT11 形/A1SJ61QBT 形 CC-Link システムマスタ・ローカルユニットユーザーズマニュアル(詳細編)を参照してください。

(AnSHCPU 対応)

A シリーズ	QnA シリーズ	備 考
LEDA/LEDB RLPA SUB K/H* LEDC *1 LEDC *2 LEDR	OUT SM1255 OUT SM1255 LEDC *1 LEDC *2 LEDR	QnACPU プログラミングマニュアル (共通命令編) 7.8.1 項 特殊ユニット 1 ワード, 2 ワードデータリード 7.8.2 項 特殊ユニット 1 ワード, 2 ワードデータライト FROM 命令, TO 命令を使用してパラメータを作成してください。
LEDA/LEDB RRPA SUB K/H* LEDC *1 LEDR	OUT SM1255 OUT SM1255 LEDC *1 LEDR	
LEDA/LEDB RIFR SUB K/H* LEDC/SUB *1 LEDC/SUB *2 LEDC *3 LEDC/SUB *4 LEDR	OUT SM1255 OUT SM1255 LEDC *1/OUT SM1255 LEDC *2/OUT SM1255 LEDC *3 LEDC *4/OUT SM1255 LEDR	15.6.8 項 RIFR 命令
LEDA/LEDB RITO SUB K/H* LEDC/SUB *1 LEDC/SUB *2 LEDC *3 LEDC/SUB *4 LEDR	OUT SM1255 OUT SM1255 LEDC *1/OUT SM1255 LEDC *2/OUT SM1255 LEDC *3 LEDC *4/OUT SM1255 LEDR	15.6.9 項 RITO 命令
LEDA/LEDB RITO SUB K/H* SUB *1 LEDC *2 LEDC *3 LEDR	OUT SM1255 OUT SM1255 OUT SM1255 LEDC *2 LEDC *3 LEDR	
LEDA/LEDB RIWT SUB K/H* SUB *1 LEDC *2 LEDC *3 LEDR	OUT SM1255 OUT SM1255 OUT SM1255 LEDC *2 LEDC *3 LEDR	15.6.5 項 RIWT 命令
LEDA/LEDB RIRCV SUB K/H* SUB *1 LEDC *2 LEDC *3 LEDC *4 LEDR	OUT SM1255 OUT SM1255 OUT SM1255 LEDC *2 LEDC *3 LEDC *4 LEDR	15.6.7 項 RIRCV 命令

(次ページへ続く)

CC-Link 用命令を QnA シリーズに変換する場合 (AnSHCPU 対応) (つづき)

A シリーズ	QnA シリーズ	備考
LEDA/LEDB RISEND SUB K/H* SUB *1 LEDC *2 LEDC *3 LEDC *4 LEDR	OUT SM1255 OUT SM1255 OUT SM1255 LEDC *2 LEDC *3 LEDC *4 LEDR	15.6.6 項 RISEND 命令
LEDA/LEDB RDGET SUB K/H* SUB *1 LEDC *2 LEDC *3 LEDR	OUT SM1255 OUT SM1255 OUT SM1255 LEDC *2 LEDC *3 LEDR	15.6.10 項 RDGET 命令
LEDA/LEDB RDPUT SUB K/H* SUB *1 LEDC *2 LEDC *3 LEDR	OUT SM1255 OUT SM1255 OUT SM1255 LEDC *2 LEDC *3 LEDR	15.6.11 項 RDPUT 命令
LEDA/LEDB RDMON SUB K/H* SUB *1 LEDC *2 LEDC *3 LEDR	OUT SM1255 OUT SM1255 OUT SM1255 LEDC *2 LEDC *3 LEDR	16.6.12 項 RDMON 命令

PID 演算用命令を QnA シリーズに変換する場合
QnACPU プログラミングマニュアル(AD57 命令編)を参照してください。
 (AnSHCPU 対応)

A シリーズ	QnA シリーズ	備考
LEDA/LEDB CODE SUB K/H* LEDC/SUB *1 LEDR	OUT SM1255 OUT SM1255 LEDC *1/OUT SM1255 LEDR	7.1.1 項 表示モードの設定
LEDA/LEDB CPS1 SUB K/H* LEDC/SUB *1 LEDR	OUT SM1255 OUT SM1255 LEDC *1/OUT SM1255 LEDR	7.2.1 項 キャンバス画面の表示
LEDA/LEDB CPS2 SUB K/H* LEDC/SUB *1 LEDR	OUT SM1255 OUT SM1255 LEDC *1/OUT SM1255 LEDR	7.2.2 項 VRAM 表示アドレスの変更
LEDA/LEDB CMOV SUB K/H* LEDC/SUB *1 LEDC/SUB *2 LEDR	OUT SM1255 OUT SM1255 LEDC *1/OUT SM1255 LEDC *2/OUT SM1255 LEDR	7.2.3 項 VRAM エリアへのキャンバス転送

(次ページへ続く)

PID 演算用命令を QnA シリーズに変換する場合 (AnSHCPU 対応) (つづき)

A シリーズ	QnA シリーズ	備考
LEDA/LEDB CLS SUB K/H* LEDR	OUT SM1255 OUT SM1255 LEDR	7.2.4 項 表示画面のクリア
LEDA/LEDB CLV SUB K/H* LEDC/SUB *1 LEDC/SUB *2 LEDR	OUT SM1255 OUT SM1255 LEDC *1/OUT SM1255 LEDC *2/OUT SM1255 LEDR	7.2.5 項 VRAM エリアのクリア
LEDA/LEDB CSCRU SUB K/H* LEDR	OUT SM1255 OUT SM1255 LEDR	7.2.6 項 画面スクロール
LEDA/LEDB CSCRD SUB K/H* LEDR	OUT SM1255 OUT SM1255 LEDR	
LEDA/LEDB CON1 SUB K/H* LEDR	OUT SM1255 OUT SM1255 LEDR	7.3.1 項 カーソル表示
LEDA/LEDB CON2 SUB K/H* LEDR	OUT SM1255 OUT SM1255 LEDR	
LEDA/LEDB COFF SUB K/H* LEDR	OUT SM1255 OUT SM1255 LEDR	7.3.2 項 カーソル消去
LEDA/LEDB LOCATE SUB K/H* LEDC/SUB *1 LEDC/SUB *2 LEDR	OUT SM1255 OUT SM1255 LEDC *1/OUT SM1255 LEDC *2/OUT SM1255 LEDR	7.3.3 項 カーソル位置設定
LEDA/LEDB CNOR SUB K/H* LEDR	OUT SM1255 OUT SM1255 LEDR	7.4.1 項 表示するキャラクタの正転/反転指定
LEDA/LEDB CREV SUB K/H* LEDR	OUT SM1255 OUT SM1255 LEDR	
LEDA/LEDB CRDSP SUB K/H* LEDC/SUB *1 LEDR	OUT SM1255 OUT SM1255 LEDC *1/OUT SM1255 LEDR	7.4.2 項 表示中のキャラクタの正転/反転の切 換え
LEDA/LEDB CRDSPV SUB K/H* LEDC/SUB *1 LEDC/SUB *2 LEDR	OUT SM1255 OUT SM1255 LEDC *1/OUT SM1255 LEDC *2/OUT SM1255 LEDR	7.4.3 項 VRAM エリアのキャラクタの正転/反転 の切換え
LEDA/LEDB COLOR SUB K/H* LEDC/SUB *1 LEDR	OUT SM1255 OUT SM1255 LEDC *1/OUT SM1255 LEDR	7.4.4 項 表示するキャラクタの表示指定

(次ページへ続く)

PID 演算用命令を QnA シリーズに変換する場合 (AnSHCPU 対応) (つづき)

A シリーズ	QnA シリーズ	備考
LEDA/LEDB CCDSP SUB K/H* LEDC/SUB *1 LEDC/SUB *2 LEDR	OUT SM1255 OUT SM1255 LEDC *1/OUT SM1255 LEDC *2/OUT SM1255 LEDR	7.4.5 項 表示中のキャラクタの表示色指定
LEDA/LEDB CCDSPV SUB K/H* LEDC/SUB *1 LEDC/SUB *2 LEDC/SUB *3 LEDR	OUT SM1255 OUT SM1255 LEDC *1/OUT SM1255 LEDC *2/OUT SM1255 LEDC *2/OUT SM1255 LEDR	7.4.6 項 VRAM エリア中のキャラクタの表示色指定
LEDA/LEDB PRN SUB K/H* LEDC/SUB *1 LEDC *2 LEDR	OUT SM1255 OUT SM1255 LEDC *1/OUT SM1255 LEDC *2 LEDR	7.5.1 項 指定キャラクタ数分の ASCII キャラクタの表示
LEDA/LEDB PR SUB K/H* LEDC *1 LEDR	OUT SM1255 OUT SM1255 LEDC *2 LEDR	7.5.2 項 00 _h コードまでの ASCII キャラクタの表示
LEDA/LEDB PRNV SUB K/H* LEDC/SUB *1 LEDC/SUB *2 LEDC *3 LEDR	OUT SM1255 OUT SM1255 LEDC *1/OUT SM1255 LEDC *1/OUT SM1255 LEDC *2 LEDR	7.5.3 項 指定キャラクタ数分の ASCII キャラクタの VRAM エリアへの格納
LEDA/LEDB PRV SUB K/H* LEDC/SUB *1 LEDC *2 LEDR	OUT SM1255 OUT SM1255 LEDC *1/OUT SM1255 LEDC *2 LEDR	7.5.4 項 00 _h コードまでの ASCII キャラクタの VRAM エリアへの格納
LEDA/LEDB EPRN SUB K/H* LEDC/SUB *1 LEDC *2 LEDR	OUT SM1255 OUT SM1255 LEDC *1/OUT SM1255 LEDC *2 LEDR	7.5.5 項 指定キャラクタ数分の任意キャラクタの表示
LEDA/LEDB EPR SUB K/H* LEDC *1 LEDR	OUT SM1255 OUT SM1255 LEDC *2 LEDR	7.5.6 項 00 _h コードまでの任意キャラクタの表示
LEDA/LEDB EPRNV SUB K/H* LEDC/SUB *1 LEDC/SUB *2 LEDC *3 LEDR	OUT SM1255 OUT SM1255 LEDC *1/OUT SM1255 LEDC *1/OUT SM1255 LEDC *2 LEDR	7.5.7 項 指定キャラクタ数分の任意キャラクタの VRAM エリアへの格納

(次ページへ続く)

PID 演算用命令を QnA シリーズに変換する場合 (AnSHCPU 対応) (つづき)

A シリーズ	QnA シリーズ	備考
LEDA/LEDB EPRV SUB K/H* LEDC/SUB *1 LEDC *2 LEDR	OUT SM1255 OUT SM1255 LEDC *1/OUT SM1255 LEDC *2 LEDR	7.5.8 項 00 _H コードまでの任意キャラクタの VRAM エリアへの格納
LEDA/LEDB CR1 SUB K/H* LEDC/SUB *1 LEDC/SUB *2 LEDR	OUT SM1255 OUT SM1255 LEDC *1/OUT SM1255 LEDC *1/OUT SM1255 LEDR	7.5.9 項 同一 1 キャラクタ数分の横方向指示
LEDA/LEDB CR2 SUB K/H* LEDC/SUB *1 LEDC/SUB *2 LEDC/SUB *3 LEDR	OUT SM1255 OUT SM1255 LEDC *1/OUT SM1255 LEDC *1/OUT SM1255 LEDC *1/OUT SM1255 LEDR	7.5.10 項 同一 2 キャラクタ数分の横方向指示
LEDA/LEDB CC1 SUB K/H* LEDC/SUB *1 LEDC/SUB *2 LEDR	OUT SM1255 OUT SM1255 LEDC *1/OUT SM1255 LEDC *1/OUT SM1255 LEDR	7.5.11 項 同一 1 キャラクタ数分の縦方向指示
LEDA/LEDB CC2 SUB K/H* LEDC/SUB *1 LEDC/SUB *2 LEDC/SUB *3 LEDR	OUT SM1255 OUT SM1255 LEDC *1/OUT SM1255 LEDC *1/OUT SM1255 LEDC *1/OUT SM1255 LEDR	7.5.12 項 同一 2 キャラクタ数分の縦方向指示
LEDA/LEDB CINMP SUB K/H* LEDC/SUB *1 LEDR	OUT SM1255 OUT SM1255 LEDC *1/OUT SM1255 LEDR	7.6.1 項 “ - ” (マイナス) の表示
LEDA/LEDB CINHP SUB K/H* LEDC/SUB *1 LEDR	OUT SM1255 OUT SM1255 LEDC *1/OUT SM1255 LEDR	7.6.2 項 “ - ” (ハイフン) の表示
LEDA/LEDB CINPT SUB K/H* LEDC/SUB *1 LEDR	OUT SM1255 OUT SM1255 LEDC *1/OUT SM1255 LEDR	7.6.3 項 “ . ” (ピリオド, 小数点) の表示
LEDA/LEDB CIN0 : LEDA/LEDB CIN9 SUB K/H* LEDC/SUB *1 LEDR	OUT SM1255 OUT SM1255 LEDC *1/OUT SM1255 LEDR	7.6.4 項 “ 0 ” ~ “ 9 ” , “ A ” ~ “ Z ” の表示

(次ページへ続く)

PID 演算用命令を QnA シリーズに変換する場合 (AnSHCPU 対応) (つづき)

A シリーズ	QnA シリーズ	備考
LEDA/LEDB CINA : LEDA/LEDB CINZ SUB K/H* LEDC/SUB *1 LEDR	OUT SM1255 OUT SM1255 LEDC *1/OUT SM1255 LEDR	7.6.4 項 “0” ~ “9”, “A” ~ “Z” の表示
LEDA/LEDB CINSP SUB K/H* LEDC/SUB *1 LEDR	OUT SM1255 OUT SM1255 LEDC *1/OUT SM1255 LEDR	7.6.5 項 “ ” (スペース) の表示
LEDA/LEDB CINCLR SUB K/H* LEDC/SUB *1 LEDR	OUT SM1255 OUT SM1255 LEDC *1/OUT SM1255 LEDR	7.7.1 項 指定欄のクリア
LEDA/LEDB INPUT SUB K/H* LEDC *1 LEDC *2 LEDR	OUT SM1255 OUT SM1255 LEDC *1 LEDC *2 LEDR	7.8.1 項 表示文字列の ASCII コード変換命令
LEDA/LEDB GET SUB K/H* LEDC *1 LEDC/SUB *2 LEDC *3 LEDR	OUT SM1255 OUT SM1255 LEDC *1 LEDC *2/OUT SM1255 LEDC *3 LEDR	7.9.1 項 VRAM データの読出し
LEDA/LEDB PUT SUB K/H* LEDC *1 LEDC/SUB *2 LEDC *3 LEDR	OUT SM1255 OUT SM1255 LEDC *1 LEDC *2/OUT SM1255 LEDC *3 LEDR	7.9.2 項 VRAM データの書込み
LEDA/LEDB STAT SUB K/H* LEDC *1 LEDR	OUT SM1255 OUT SM1255 LEDC *1 LEDR	7.10.1 項 表示状態読出し

QnA A変換デバイス対応表

QnA シリーズ	A シリーズ	備 考
M	M	
SM	M9255	
SM1000 ~	M9000 ~	
L	L	
F	F	
V	M9255	
S	M9255	
TR	M9255	
X	X	
Y	Y	
FX	M9255	
FY	M9255	
B	B	
SB	M9255	
DX	X	
DY	Y	
D	D	
SD	D9255	
SD718 , 719	A0 , 1	
SD1000 ~	D9000 ~	
FD	D9255	
G	D9255	
SG	D9255	
VD	D9255	
A	D9255	
R	R	
ZR0 ~ 8191	RO ~ 8191	
ZR8192 ~	D9255	
W	W	
SW	D9255	
T	T	
C	C	
ST	T	
Z0 ~ Z6	Z , Z1 ~ Z6	
Z7 ~ Z13	V , V1 ~ V6	
Z14 ~	D9255	
P	P	範囲外の際は命令全体が OUT M9255
I	I	範囲外の際は命令全体が OUT M9255
N	N	範囲外の際は命令全体が OUT M9255
U	M9255	命令全体が OUT M9255
J	M9255	命令全体が OUT M9255
BL	M9255	命令全体が OUT M9255
K	K	
H	H	
E	D9255	
” ”	” ”	

(次ページへ続く)

QnA A 変換デバイス対応表 (つづき)

QnA シリーズ	A シリーズ	備 考
Z0 ~ Z6	Z, Z1 ~ Z6	デバイス部が変更不可能デバイスの時は、本コードを含むデバイス全体が M9255 または、D9255
Z7 ~ Z13	V, V1 ~ V6	デバイス部が変更不可能デバイスの時は、本コードを含むデバイス全体が M9255 または、D9255
Z14 ~	M9255, D9255	本コードを含むデバイス全体が M9255 または、D9255
K	K	デバイス部が変更不可能デバイスの時は、本コードを含むデバイス全体が M9255 または、D9255
.	M9255, D9255	本コードを含むデバイス全体が M9255 または、D9255
@	M9255, D9255	本コードを含むデバイス全体が M9255 または、D9255
U	M9255, D9255	本コードを含むデバイス全体が M9255 または、D9255
J	M9255, D9255	本コードを含むデバイス全体が M9255 または、D9255
BL	M9255, D9255	本コードを含むデバイス全体が M9255 または、D9255

範囲外のデバイス部、拡張部を含むデバイスでビット時は M9255、ワード時は D9255 に変更します。

QnA シリーズ命令から A シリーズ命令に変換する場合

QnA シリーズ	A シリーズ	
	共通命令	専用命令 (AnA, AnUCPU 時)
LDP *1	LD M9255	
LDF *1	LD M9255	
ORP *1	OR M9255	
ORF *1	OR M9255	
ANDP *1	AND M9255	
ANDF *1	AND M9255	
EGP *1	AND M9255	
EGF *1	AND M9255	
MEP	AND M9255	
MEF	AND M9255	
INV	AND M9255	
OUT DY *	OUT M9255	LEDA DOUT LEDC Y* LEDR
OUT T/ST/C256 以上 *2	OUT M9255	
OUTH T/ST/C256 以上 *2	OUT M9255	
SET DY *	OUT M9255	LEDA/LEDB DSET LEDC Y* LEDR

(次ページへ続く)

QnA シリーズ命令から A シリーズ命令に変換する場合 (つづき)

QnA シリーズ	A シリーズ	
	共通命令	専用命令 (AnA, AnUCPU 時)
RST DY *	OUT M9255	LEDA/LEDB DRST LEDC Y* LEDR
FF *1	OUT M9255	LEDB FF LEDC *1 LEDR
DELTA *1	OUT M9255	
PAGE *1	OUT M9255	
LDE= *1 *2 ORE= *1 *2 ANDE= *1 *2	LD= D9255 D9255 OR= D9255 D9255 AND= D9255 D9255	
LDE<> *1 *2 ORE<> *1 *2 ANDE<> *1 *2	LD<> D9255 D9255 OR<> D9255 D9255 AND<> D9255 D9255	
LDE> *1 *2 ORE> *1 *2 ANDE> *1 *2	LD> D9255 D9255 OR> D9255 D9255 AND> D9255 D9255	
LDE>= *1 *2 ORE>= *1 *2 ANDE>= *1 *2	LD>= D9255 D9255 OR>= D9255 D9255 AND>= D9255 D9255	
LDE< *1 *2 ORE< *1 *2 ANDE< *1 *2	LD< D9255 D9255 OR< D9255 D9255 AND< D9255 D9255	
LDE<= *1 *2 ORE<= *1 *2 ANDE<= *1 *2	LD<= D9255 D9255 OR<= D9255 D9255 AND<= D9255 D9255	
LD\$= *1 *2 OR\$= *1 *2 AND\$= *1 *2	LD= D9255 D9255 OR= D9255 D9255 AND= D9255 D9255	
LD\$<> *1 *2 OR\$<> *1 *2 AND\$<> *1 *2	LD<> D9255 D9255 OR<> D9255 D9255 AND<> D9255 D9255	
LD\$> *1 *2 OR\$> *1 *2 AND\$> *1 *2	LD> D9255 D9255 OR> D9255 D9255 AND> D9255 D9255	
LD\$>= *1 *2 OR\$>= *1 *2 AND\$>= *1 *2	LD>= D9255 D9255 OR>= D9255 D9255 AND>= D9255 D9255	
LD\$< *1 *2 OR\$< *1 *2 AND\$< *1 *2	LD< D9255 D9255 OR< D9255 D9255 AND< D9255 D9255	
LD\$<= *1 *2 OR\$<= *1 *2 AND\$<= *1 *2	LD<= D9255 D9255 OR<= D9255 D9255 AND<= D9255 D9255	

(次ページへ続く)

QnA シリーズ命令から A シリーズ命令に変換する場合 (つづき)

QnA シリーズ	A シリーズ	
	共通命令	専用命令 (AnA, AnUCPU 時)
BKCMPE= *1 *2 *3 *4	OUT M9255	
BKCMPE<> *1 *2 *3 *4	OUT M9255	
BKCMPE> *1 *2 *3 *4	OUT M9255	
BKCMPE>= *1 *2 *3 *4	OUT M9255	
BKCMPE< *1 *2 *3 *4	OUT M9255	
BKCMPE<= *1 *2 *3 *4	OUT M9255	
E+ *1 *2	OUT M9255	
E+ *1 *2 *3	OUT M9255	LEDA/LEDB ADD LEDC *1 LEDC *2 LEDC *3 LEDR
E- *1 *2	OUT M9255	
E- *1 *2 *3	OUT M9255	LEDA/LEDB SUB LEDC *1 LEDC *2 LEDC *3 LEDR
E* *1 *2 *3	OUT M9255	LEDA/LEDB MUL LEDC *1 LEDC *2 LEDC *3 LEDR
E/ *1 *2 *3	OUT M9255	LEDA/LEDB DIV LEDC *1 LEDC *2 LEDC *3 LEDR
\$+ *1 *2	OUT M9255	
\$+ *1 *2 *3	OUT M9255	LEDA/LEDB SADD LEDC *1 LEDC *2 LEDC *3 LEDR
BK+ *1 *2 *3 *4	OUT M9255	
BK- *1 *2 *3 *4	OUT M9255	
INT *1 *2	OUT M9255	LEDA/LEDB INT LEDC *1 LEDC *2 LEDR
DINT *1 *2	OUT M9255	LEDA/LEDB DINT LEDC *1 LEDC *2 LEDR

(次ページへ続く)

QnA シリーズ命令から A シリーズ命令に変換する場合 (つづき)

QnA シリーズ	A シリーズ	
	共通命令	専用命令 (AnA, AnUCPU 時)
FLT *1 *2	OUT M9255	LEDA/LEDB FLOAT LEDC/SUB *1 LEDC *2 LEDR
DFLT *1 *2	OUT M9255	LEDA/LEDB DFLOAT LEDC/DXNR *1 LEDC *2 LEDR
DBL *1 *2	OUT M9255	
WORD *1 *2	OUT M9255	
GRY *1 *2	OUT M9255	
DGRY *1 *2	OUT M9255	
GBIN *1 *2	OUT M9255	
DGBIN *1 *2	OUT M9255	
DNEG *1	OUT M9255	
ENEG *1	OUT M9255	
BKBCD *1 *2 *3	OUT M9255	
BKBIN *1 *2 *3	OUT M9255	
EMOV *1 *2	OUT M9255	
\$MOV *1 *2	OUT M9255	LEDA/LEDB SMOV LEDC *1 LEDC *2 LEDR
BXCH *1 *2	OUT M9255	
SWAP *1	OUT M9255	LEDA/LEDB SWAP LEDC *1 LEDR
GOEND	OUT M9255	
RFS *1 *2	OUT M9255	
DAND *1 *2 *3	OUT M9255	
DOR *1 *2 *3	OUT M9255	
DXOR *1 *2 *3	OUT M9255	
DXNR *1 *2 *3	OUT M9255	
BKAND *1 *2 *3 *4	OUT M9255	
BKOR *1 *2 *3 *4	OUT M9255	
BKXOR *1 *2 *3 *4	OUT M9255	
BKXNR *1 *2 *3 *4	OUT M9255	
TEST *1 *2 *3	OUT M9255	LEDA/LEDB TEST LEDC *1 LEDC/SUB *2 LEDC *3 LEDR

(次ページへ続く)

QnA シリーズ命令から A シリーズ命令に変換する場合 (つづき)

QnA シリーズ	A シリーズ	
	共通命令	専用命令 (AnA, AnUCPU 時)
DTEST *1 *2 *3	OUT M9255	LEDA/LEDB DTEST LEDC *1 LEDC/SUB *2 LEDC *3 LEDR
BKRST *1 *2	OUT M9255	
DSER *1 *2 *3 *4	OUT M9255	LEDA/LEDB DSER LEDC *1 LEDC *2 LEDC/SUB *4 LEDR
NDIS *1 *2 *3	OUT M9255	LEDA/LEDB DIS LEDC *1 LEDC *2 LEDC *3 LEDR
NUNI *1 *2 *3	OUT M9255	LEDA/LEDB UNI LEDC *1 LEDC *2 LEDC *3 LEDR
WTOB *1 *2 *3	OUT M9255	LEDA/LEDB WTOB LEDC *1 LEDC *2 LEDC/SUB *3 LEDR
BTOW *1 *2 *3	OUT M9255	LEDA/LEDB BTOW LEDC *1 LEDC *2 LEDC/SUB *3 LEDR
MAX *1 *2 *3	OUT M9255	
DMAX *1 *2 *3	OUT M9255	
MIN *1 *2 *3	OUT M9255	
DMIN *1 *2 *3	OUT M9255	
SORT *1 *2 *3 *4 *5	OUT M9255	
DSORT *1 *2 *3 *4 *5	OUT M9255	
WSUM *1 *2 *3	OUT M9255	
DWSUM *1 *2 *3	OUT M9255	
BREAK *1 *2	OUT M9255	
CALL *1 *2	OUT M9255	
CALL *1 *2 *3	OUT M9255	
CALL *1 *2 *3 *4	OUT M9255	
CALL *1 *2 *3 *4 *5	OUT M9255	

(次ページへ続く)

QnA シリーズ命令から A シリーズ命令に変換する場合 (つづき)

QnA シリーズ	A シリーズ	
	共通命令	専用命令 (AnA, AnUCPU 時)
CALL *1 *2 *3 *4 *5 *6	OUT M9255	
FCALL *1	OUT M9255	
FCALL *1 *2	OUT M9255	
FCALL *1 *2 *3	OUT M9255	
FCALL *1 *2 *3 *4	OUT M9255	
FCALL *1 *2 *3 *4 *5	OUT M9255	
FCALL *1 *2 *3 *4 *5 *6	OUT M9255	
ECALL *1 *2	OUT M9255	
ECALL *1 *2 *3	OUT M9255	
ECALL *1 *2 *3 *4	OUT M9255	
ECALL *1 *2 *3 *4 *5	OUT M9255	
ECALL *1 *2 *3 *4 *5 *6	OUT M9255	
ECALL *1 *2 *3 *4 *5 *6 *7	OUT M9255	
EFCALL *1 *2	OUT M9255	
EFCALL *1 *2 *3	OUT M9255	
EFCALL *1 *2 *3 *4	OUT M9255	
EFCALL *1 *2 *3 *4 *5	OUT M9255	
EFCALL *1 *2 *3 *4 *5 *6	OUT M9255	
EFCALL *1 *2 *3 *4 *5 *6 *7	OUT M9255	
IXSET *1 *2	OUT M9255	
FPOP *1 *2	OUT M9255	
FINS *1 *2 *3	OUT M9255	
FDEL *1 *2 *3	OUT M9255	
CHKST	OUT M9255	
CHK	OUT M9255	
CHKCIR	OUT M9255	
CHKEND	OUT M9255	
PTRA	OUT M9255	
PTRAR	OUT M9255	
PTRAEXE	OUT M9255	
BINDA *1 *2	OUT M9255	LEDA/LEDB BINDA LEDC/SUB *1 LEDC *2 LEDR
DBINDA *1 *2	OUT M9255	LEDA/LEDB DBINDA LEDC/DXNR *1 LEDC *2 LEDR
BINHA *1 *2	OUT M9255	LEDA/LEDB BINHA LEDC/SUB *1 LEDC *2 LEDR

(次ページへ続く)

QnA シリーズ命令から A シリーズ命令に変換する場合 (つづき)

QnA シリーズ	A シリーズ	
	共通命令	専用命令 (AnA, AnUCPU 時)
DBINHA *1 *2	OUT M9255	LEDA/LEDB DBINHA LEDC/DXNR *1 LEDC *2 LEDR
BCDDA *1 *2	OUT M9255	LEDA/LEDB BCDDA LEDC/SUB *1 LEDC *2 LEDR
DBCDDA *1 *2	OUT M9255	LEDA/LEDB DBCDDA LEDC/DXNR *1 LEDC *2 LEDR
DABIN *1 *2	OUT M9255	LEDA/LEDB DABIN LEDC *1 LEDC *2 LEDR
DDABIN *1 *2	OUT M9255	LEDA/LEDB DDABIN LEDC *1 LEDC *2 LEDR
HABIN *1 *2	OUT M9255	LEDA/LEDB HABIN LEDC *1 LEDC *2 LEDR
DHABIN *1 *2	OUT M9255	LEDA/LEDB DHABIN LEDC *1 LEDC *2 LEDR
DABCD *1 *2	OUT M9255	LEDA/LEDB DABCD LEDC *1 LEDC *2 LEDR
DDABCD *1 *2	OUT M9255	LEDA/LEDB DDABCD LEDC *1 LEDC *2 LEDR
COMRD *1 *2	OUT M9255	LEDA/LEDB COMRD LEDC *1 LEDC *2 LEDR
LEN *1 *2	OUT M9255	LEDA/LEDB LEN LEDC *1 LEDC *2 LEDR

(次ページへ続く)

QnA シリーズ命令から A シリーズ命令に変換する場合 (つづき)

QnA シリーズ	A シリーズ	
	共通命令	専用命令 (AnA, AnUCPU 時)
STR *1 *2 *3	OUT M9255	LEDA/LEDB STR LEDC *1 LEDC/SUB *2 LEDC *3 LEDR
DSTR *1 *2 *3	OUT M9255	LEDA/LEDB DSTR LEDC *1 LEDC/DXNR *2 LEDC *3 LEDR
VAL *1 *2 *3	OUT M9255	LEDA/LEDB VAL LEDC *1 LEDC *2 LEDC *3 LEDR
DVAL *1 *2 *3	OUT M9255	LEDA/LEDB DVAL LEDC *1 LEDC *2 LEDC *3 LEDR
ESTR *1 *2 *3	OUT M9255	
EVAL *1 *2	OUT M9255	
ASC *1 *2 *3	OUT M9255	LEDA/LEDB ASC LEDC *1 LEDC *2 LEDC/SUB *3 LEDR
HEX *1 *2 *3	OUT M9255	LEDA/LEDB HEX LEDC *1 LEDC *2 LEDC/SUB *3 LEDR
RIGHT *1 *2 *3	OUT M9255	
LEFT *1 *2 *3	OUT M9255	
MIDR *1 *2 *3	OUT M9255	
MIDW *1 *2 *3	OUT M9255	
INSTR *1 *2 *3 *4	OUT M9255	
EMOD *1 *2 *3	OUT M9255	
EREXP *1 *2 *3	OUT M9255	
SIN *1 *2	OUT M9255	LEDA/LEDB SIN LEDC *1 LEDC *2 LEDR

(次ページへ続く)

QnA シリーズ命令から A シリーズ命令に変換する場合 (つづき)

QnA シリーズ	A シリーズ	
	共通命令	専用命令 (AnA, AnUCPU 時)
COS *1 *2	OUT M9255	LEDA/LEDB COS LEDC *1 LEDC *2 LEDR
TAN *1 *2	OUT M9255	LEDA/LEDB TAN LEDC *1 LEDC *2 LEDR
ASIN *1 *2	OUT M9255	LEDA/LEDB ASIN LEDC *1 LEDC *2 LEDR
ACOS *1 *2	OUT M9255	LEDA/LEDB ACOS LEDC *1 LEDC *2 LEDR
ATAN *1 *2	OUT M9255	LEDA/LEDB ATAN LEDC *1 LEDC *2 LEDR
RAD *1 *2	OUT M9255	LEDA/LEDB RAD LEDC *1 LEDC *2 LEDR
DEG *1 *2	OUT M9255	LEDA/LEDB DEG LEDC *1 LEDC *2 LEDR
SQR *1 *2	OUT M9255	LEDA/LEDB SQR LEDC *1 LEDC *2 LEDR
EXP *1 *2	OUT M9255	LEDA/LEDB EXP LEDC *1 LEDC *2 LEDR
LOG *1 *2	OUT M9255	LEDA/LEDB LOG LEDC *1 LEDC *2 LEDR
BSQR *1 *2	OUT M9255	LEDA/LEDB BSQR LEDC/SUB *1 LEDC *2 LEDR

(次ページへ続く)

QnA シリーズ命令から A シリーズ命令に変換する場合 (つづき)

QnA シリーズ	A シリーズ	
	共通命令	専用命令 (AnA, AnUCPU 時)
BDSQR *1 *2	OUT M9255	LEDA/LEDB BDSQR LEDC/DXNR *1 LEDC *2 LEDR
BSIN *1 *2	OUT M9255	LEDA/LEDB BSIN LEDC/SUB *1 LEDC *2 LEDR
BCOS *1 *2	OUT M9255	LEDA/LEDB BCOS LEDC/SUB *1 LEDC *2 LEDR
BTAN *1 *2	OUT M9255	LEDA/LEDB BTAN LEDC/SUB *1 LEDC *2 LEDR
BASIN *1 *2	OUT M9255	LEDA/LEDB BASIN LEDC *1 LEDC *2 LEDR
BACOS *1 *2	OUT M9255	LEDA/LEDB BACOS LEDC *1 LEDC *2 LEDR
BATAN *1 *2	OUT M9255	LEDA/LEDB BATAN LEDC *1 LEDC *2 LEDR
LIMIT *1 *2 *3 *4	OUT M9255	LEDA/LEDB LIMIT LEDC/SUB *1 LEDC/SUB *2 LEDC/SUB *3 LEDC *4 LEDR
DLIMIT *1 *2 *3 *4	OUT M9255	LEDA/LEDB DLIMIT LEDC/DXNR *1 LEDC/DXNR *2 LEDC/DXNR *3 LEDC *4 LEDR

(次ページへ続く)


QnA シリーズ命令から A シリーズ命令に変換する場合 (つづき)

QnA シリーズ	A シリーズ	
	共通命令	専用命令 (AnA, AnUCPU 時)
BAND *1 *2 *3 *4	OUT M9255	LEDA/LEDB BAND LEDC/SUB *1 LEDC/SUB *2 LEDC/SUB *3 LEDC *4 LEDR
DBAND *1 *2 *3 *4	OUT M9255	LEDA/LEDB DBAND LEDC/DXNR *1 LEDC/DXNR *2 LEDC/DXNR *3 LEDC *4 LEDR
ZONE *1 *2 *3 *4	OUT M9255	LEDA/LEDB ZONE LEDC/SUB *1 LEDC/SUB *2 LEDC/SUB *3 LEDC *4 LEDR
DZONE *1 *2 *3 *4	OUT M9255	LEDA/LEDB DZONE LEDC/DXNR *1 LEDC/DXNR *2 LEDC/DXNR *3 LEDC *4 LEDR
RSET *1	OUT M9255	
QDRSET *1	OUT M9255	
QCDSET *1	OUT M9255	
DATERD *1	OUT M9255	LEDA/LEDB DATERD LEDC *1 LEDR
DATEWR *1	OUT M9255	LEDA/LEDB DATEWR LEDC *1 LEDR
DATE+ *1 *2 *3	OUT M9255	
DATE- *1 *2 *3	OUT M9255	
SECOND *1 *2	OUT M9255	
HOUR *1 *2	OUT M9255	
PIDINIT *1	OUT M9255	LEDA/LEDB PIDINIT LEDC *1 LEDR
PIDCONT *1	OUT M9255	LEDA PIDCONT LEDC *1 LEDR

(次ページへ続く)

QnA シリーズ命令から A シリーズ命令に変換する場合 (つづき)

QnA シリーズ	A シリーズ	
	共通命令	専用命令 (AnA, AnUCPU 時)
PID57 *1 *2 *3	OUT M9255	LEDA PID57 SUB *1 LEDC/SUB *2 LEDC *3 LEDR
PIDSTOP *1	OUT M9255	
PIDRUN *1	OUT M9255	
PIDPRMW *1 *2	OUT M9255	
MSG *1	OUT M9255	
PKEY *1	OUT M9255	
PSTOP *1	OUT M9255	
POFF *1	OUT M9255	
PSCAN *1	OUT M9255	
PLOW *1	OUT M9255	
ZRRDB *1 *2	OUT M9255	
ZRWRB *1 *2	OUT M9255	
ADRSET *1 *2	OUT M9255	
KEY *1 *2 *3 *4	OUT M9255	LEDA KEY LEDC *1 LEDC *2 LEDC *3 LEDC *4 LEDR
UDCNT1 *1 *2 *3	OUT M9255	
UDCNT2 *1 *2 *3	OUT M9255	
TTMR *1 *2	OUT M9255	
STMR *1 *2 *3	OUT M9255	
ROTC *1 *2 *3 *4	OUT M9255	
RAMP *1 *2 *3 *4 *5	OUT M9255	
SPD *1 *2 *3	OUT M9255	
PLSY *1 *2 *3	OUT M9255	
PWM *1 *2 *3	OUT M9255	
MTR *1 *2 *3 *4	OUT M9255	
IMASK *1	OUT M9255	
IX *1	OUT M9255	
IXEND	OUT M9255	
IXDEV	OUT M9255	
S. * * * *	OUT M9255	
Z. * * * *	OUT M9255	
G. * * * *	OUT M9255	
J. * * * *	OUT M9255	

 **三菱電機株式会社** 〒100-0005 東京都千代田区丸の内2-2-3(三菱電機ビル)

お問い合わせは下記へどうぞ


本社機器営業部 〒105-0011 東京都港区芝公園2-4-1 (秀和芝パークビル8館) (03)3459-5662
北海道支社 〒060-8693 札幌市中央区北二条西4丁目 (北海道ビル) (011)212-3785
東北支社 〒980-0011 仙台市青葉区上杉1-17-7 (三菱電機明治生命仙台ビル) (022)216-4546
北関東支社 〒331-0043 大宮市大成町4-298 (三菱電機大宮ビル) (048)653-0256
神奈川支社 〒220-8190 横浜西区みなとみらい12-1-1 (ランドマークタワー) (045)224-2625
東関東支社 〒277-0011 柏市東上町2-28 (第2水戸屋ビル) (0471)62-3611
新潟支社 〒950-0087 新潟市東大通2-4-10 (日本生命ビル) (025)241-7227
北陸支社 〒920-0031 金沢市広岡3-1-1 (金沢パークビル) (076)233-5502
中部支社 〒450-8522 名古屋市中村区名駅3-28-12 (大名古屋ビル) (052)565-3314
静岡支店 〒420-0837 静岡市日出町2-1 (田中第一ビル) (054)251-2855
浜松支店 〒430-7790 浜松市板屋町111-2 (浜松アクタワー) (053)456-7115
豊田支店 〒471-0034 豊田市小坂本町1-5-10 (矢作豊田ビル) (0565)34-4112
岐阜支店 〒530-8842 岐阜市金町4-30 (明治生命岐阜金町ビル) (0582)63-8787
三重支店 〒514-0032 津市中央2-4 (協栄生命三重支社ビル3F) (0592)29-1567
関西支社 〒530-8206 大阪市北区堂島2-2-2 (近鉄堂島ビル) (06) 347-2771
京滋支店 〒600-8216 京都市下京区西洞院通塩小路上路東塩小路町608-9 (日本生命京都三宮ビル) (075)361-2191
兵庫支店 〒650-0035 神戸市中央区浪花町59 (神戸朝日ビル) (078)392-8561
中国支社 〒730-0037 広島市中区中町7-32 (日本生命ビル) (082)248-5445
四国支社 〒760-8654 高松市寿町1-1-8 (日本生命高松駅前ビル) (087)825-0055
九州支社 〒810-8686 福岡市中央区天神2-12-1 (天神ビル) (092)721-2247

三菱電機FA機器TEL, FAX技術相談

MELSEC-A, LMシリーズTEL技術相談	受付/9:00 ~ 19:00月曜~木曜9:00~17:00(日曜・祭日は除く) 名古屋製作所... (052)711-5111
GPPII専用 TEL技術相談	受付/9:00 ~ 17:00 月曜~金曜(土曜・日曜・祭日は除く) 名古屋製作所... (052)711-0037
GOT専用 TEL技術相談	受付/9:00 ~ 17:00 月曜~金曜(土曜・日曜・祭日は除く) 名古屋製作所... (052)712-2417
QnA専用 TEL技術相談	受付/9:00 ~ 17:00 月曜~金曜(土曜・日曜・祭日は除く) 名古屋製作所... (052)712-5915
F A X 技術相談	受付/10:00 ~ 16:00 月曜~金曜(土曜・日曜・祭日は除く)但し、受付は常時 MELSEC-Aシリーズ・LMシリーズ: 本社機器営業第二部... (03)3459-5619 中部支社機器第二部... (052)565-3349 関西支社機器第二部... (06)347-2657

インターネットによる三菱電機FA機器技術情報サービス

MELFANswebホームページ: <http://www.nagoya.melco.co.jp/>
Q&Aでは、質問を受け付けています。また、よく寄せられる質問/回答の閲覧ができます。

 **安全に関するご注意**

本テクニカルニュースに記載された製品を正しくお使いいただくためご使用の前に必ず「マニュアル」をよくお読みください。