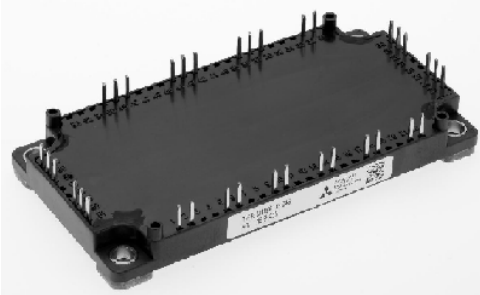


<IGBTモジュール>

CM75TX-24S

大電力スイッチング用
絶縁形



6素子入

コレクタ電流 I_C **75 A**
 コレクタ・エミッタ間電圧 V_{CES} **1200 V**
 最大接合温度 T_{jmax} **175 °C**

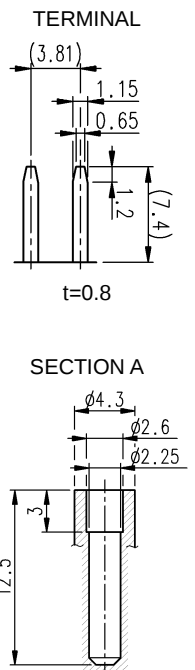
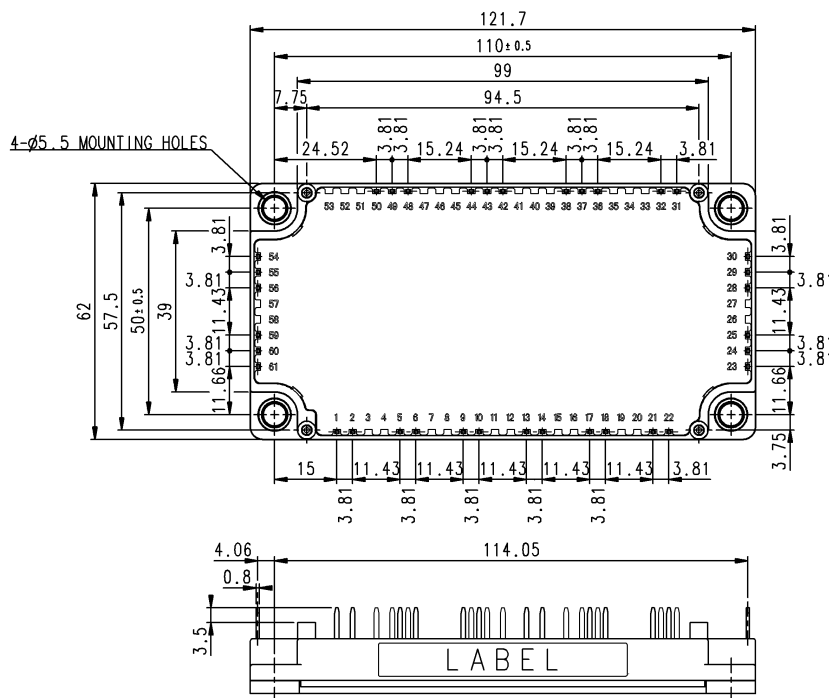
- フラットベース形
- 銅ベース板（めっきレス）
- スズめっきピン端子
- RoHS 指令対応
- UL Recognized under UL1557, File E323585

用途

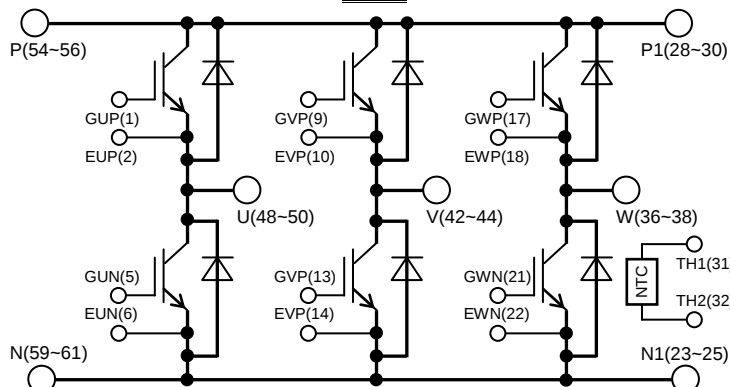
インバータ装置、サーボアンプ、電源装置 など

外形及び接続図

単位：mm



接続図



Caution: Each (three) pin terminal of P/N/P1/N1/U/V/W is connected in the module, but should use all each three pins for the external wiring.

Tolerance otherwise specified

Division of Dimension	Tolerance
0.5 to 3	±0.2
over 3 to 6	±0.3
over 6 to 30	±0.5
over 30 to 120	±0.8
over 120 to 400	±1.2

The tolerance of size between terminals is assumed to be ±0.4.

CM75TX-24S

大電力スイッチング用

絶縁形

最大定格（指定のない場合、 $T_J=25\text{ }^{\circ}\text{C}$ ）

インバータ部 IGBT/FWD

記号	項目	条件	定格値	単位
V_{CES}	コレクタ・エミッタ間電圧	G-E 間短絡	1200	V
V_{GES}	ゲート・エミッタ間電圧	C-E 間短絡	± 20	V
I_C	コレクタ電流	直流, $T_C=122\text{ }^{\circ}\text{C}$ (注2, 4)	75	A
I_{CRM}		パルス, 繰返し (注3)	150	
P_{tot}	コレクタ損失	$T_C=25\text{ }^{\circ}\text{C}$ (注2, 4)	600	W
I_E (注1)	エミッタ電流	直流 (注2)	75	A
I_{ERM} (注1)		パルス, 繰返し (注3)	150	

モジュール

記号	項目	条件	定格値	単位
V_{isol}	絶縁耐電圧	全端子・ベース板間, 実効値, $f=60\text{ Hz}$, AC 1 分間	2500	V
T_{jmax}	最大接合温度	瞬時動作 (過負荷等)	175	$^{\circ}\text{C}$
T_{Cmax}	最大ケース温度	(注4)	125	$^{\circ}\text{C}$
T_{jop}	動作接合温度	連続動作	-40 ~ +150	$^{\circ}\text{C}$
T_{stg}	保存温度	-	-40 ~ +125	

電气的特性（指定のない場合、 $T_J=25\text{ }^{\circ}\text{C}$ ）

インバータ部 IGBT/FWD

記号	項目	条件		規格値			単位
				最小	標準	最大	
I _{CES}	コレクタ・エミッタ間遮断電流	V _{CE} =V _{CES} , G-E 間短絡		-	-	1.0	mA
I _{GES}	ゲート・エミッタ間漏れ電流	V _{GE} =V _{GES} , C-E 間短絡		-	-	0.5	μA
V _{GE(th)}	ゲート・エミッタ間しきい値電圧	I _C =7.5 mA, V _{CE} =10 V		5.4	6.0	6.6	V
V _{CESat} (Terminal)	コレクタ・エミッタ間飽和電圧	I _C =75 A, V _{GE} =15 V, 試験回路図参照 (注6)	T _J =25 °C	-	1.80	2.25	V
			T _J =125 °C	-	2.00	-	
			T _J =150 °C	-	2.05	-	
V _{CESat} (Chip)		I _C =75 A, V _{GE} =15 V, (注6)	T _J =25 °C	-	1.70	2.15	V
			T _J =125 °C	-	1.90	-	
			T _J =150 °C	-	1.95	-	
C _{ies}	入力容量	V _{CE} =10 V, G-E 間短絡		-	-	7.5	nF
C _{oes}	出力容量			-	-	1.5	
C _{res}	帰還容量			-	-	0.13	
Q _G	ゲート電荷量	V _{CC} =600 V, I _C =75 A, V _{GE} =15 V		-	175	-	nC
t _{d(on)}	ターンオン遅延時間	V _{CC} =600 V, I _C =75 A, V _{GE} =±15 V, R _G =8.2 Ω, 誘導負荷		-	-	300	ns
t _r	上昇時間			-	-	200	
t _{d(off)}	ターンオフ遅延時間			-	-	600	
t _f	下降時間			-	-	300	
V _{EC} (注1) (Terminal)	エミッタ・コレクタ間電圧	I _E =75 A, G-E 間短絡, 試験回路図参照 (注6)	T _J =25 °C	-	1.80	2.25	V
			T _J =125 °C	-	1.80	-	
			T _J =150 °C	-	1.80	-	
V _{EC} (注1) (Chip)		I _E =75 A, G-E 間短絡, (注6)	T _J =25 °C	-	1.70	2.15	V
			T _J =125 °C	-	1.70	-	
			T _J =150 °C	-	1.70	-	
t _{rr} (注1)	逆回復時間	V _{CC} =600 V, I _E =75 A, V _{GE} =±15 V, R _G =8.2 Ω, 誘導負荷		-	-	300	ns
Q _{rr} (注1)	逆回復電荷			-	4.0	-	μC
E _{on}	ターンオンスイッチング損失	V _{CC} =600 V, I _C =I _E =75 A,		-	7.3	-	mJ
E _{off}	ターンオフスイッチング損失	V _{GE} =±15 V, R _G =8.2 Ω, T _J =150 °C,		-	8.0	-	
E _{rr} (注1)	逆回復損失	誘導負荷, 1 パルスあたり		-	6.9	-	mJ
R _{CC'+EE'}	内部配線抵抗	主端子-チップ間, 1 素子あたり, T _C =25 °C (注4)		-	-	2.4	mΩ
r _g	内部ゲート抵抗	1 素子あたり		-	0	-	Ω

<IGBTモジュール>
CM75TX-24S
大電力スイッチング用
絶縁形

電気的特性（続き：指定のない場合、 $T_j=25\text{ }^{\circ}\text{C}$ ）
NTC サーミスタ部

記号	項目	条件	規格値			単位
			最小	標準	最大	
R_{25}	ゼロ負荷抵抗値	$T_c=25\text{ }^{\circ}\text{C}$ （注4）	4.85	5.00	5.15	k Ω
$\Delta R/R$	抵抗値許容差	$R_{100}=493\text{ }\Omega$, $T_c=100\text{ }^{\circ}\text{C}$ （注4）	-7.3	-	+7.8	%
$B_{(25/50)}$	B 定数	計算式による値（注6）	-	3375	-	K
P_{25}	電力損失	$T_c=25\text{ }^{\circ}\text{C}$ （注4）	-	-	10	mW

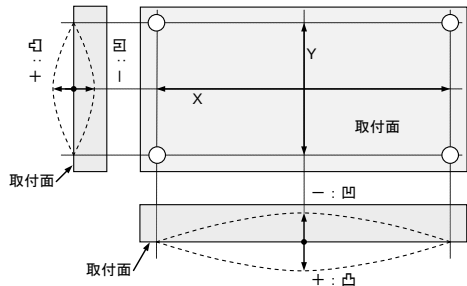
熱的特性

記号	項目	条件	規格値			単位
			最小	標準	最大	
$R_{th(j-c)Q}$	熱抵抗	接合・ケース間, インバータ部 IGBT, 1 素子あたり（注4）	-	-	0.25	K/W
$R_{th(j-c)D}$		接合・ケース間, インバータ部 FWD, 1 素子あたり（注4）	-	-	0.40	
$R_{th(c-s)}$	接触熱抵抗	ケース・ヒートシンク間, 1 モジュールあたり, 熱伝導性グリス塗布（注4、7）	-	15	-	K/kW

機械的特性

記号	項目	条件	規格値			単位
			最小	標準	最大	
M_s	締付けトルク	取付け M 5 ねじ	2.5	3.0	3.5	N・m
d_s	沿面距離	端子間	10.28	-	-	mm
		端子・ベース板間	12.41	-	-	
d_a	空間距離	端子間	9.88	-	-	mm
		端子・ベース板間	12.41	-	-	
m	質量	—	-	300	-	g
e_c	ベース板平面度	X, Y 各中心線上（注8）	± 0	-	+100	μm

- 注 1. フリーホイールダイオード（FWD）の定格又は特性を示します。
2. 接合温度は、最大接合温度（ T_{jmax} ）以下です。
3. パルス幅及び繰返し率は、素子の温度上昇が、最大接合温度（ T_{jmax} ）を越えない値とします。
4. ケース温度（ T_c ）及びヒートシンク温度（ T_s ）の定義点は、チップ直下におけるベース板及びヒートシンクの表面です。
チップ中心位置は、チップ配置図のとおりです。
5. パルス幅及び繰返し率は、素子の温度上昇が無視できる値とします。
6. $B_{(25/50)} = \ln\left(\frac{R_{25}}{R_{50}}\right) / \left(\frac{1}{T_{25}} - \frac{1}{T_{50}}\right)$
 R_{25} : 絶対温度 T_{25} [K] におけるゼロ負荷抵抗値 ; T_{25} [K] = $25\text{ }^{\circ}\text{C}$ + $273.15 = 298.15$
 R_{50} : 絶対温度 T_{50} [K] におけるゼロ負荷抵抗値 ; T_{50} [K] = $50\text{ }^{\circ}\text{C}$ + $273.15 = 323.15$
7. 接触熱抵抗の標準値は、熱伝導率 $\lambda=0.9\text{ W/(m}\cdot\text{K)}$ の放熱用グリスを使用したときの値です。
8. ベース板（取付面）平面度測定箇所は、下図のとおりです。



9. プリント基板をスタンドオフにねじ止める場合は、下記仕様のタッピンねじをご使用ください。
〈呼び径（φ）2.6×10 又は 呼び径（φ）2.6×12 B1 タッピンねじ〉
※ねじの長さは、プリント基板の厚み（t1.6～t2.0）によります。

CM75TX-24S

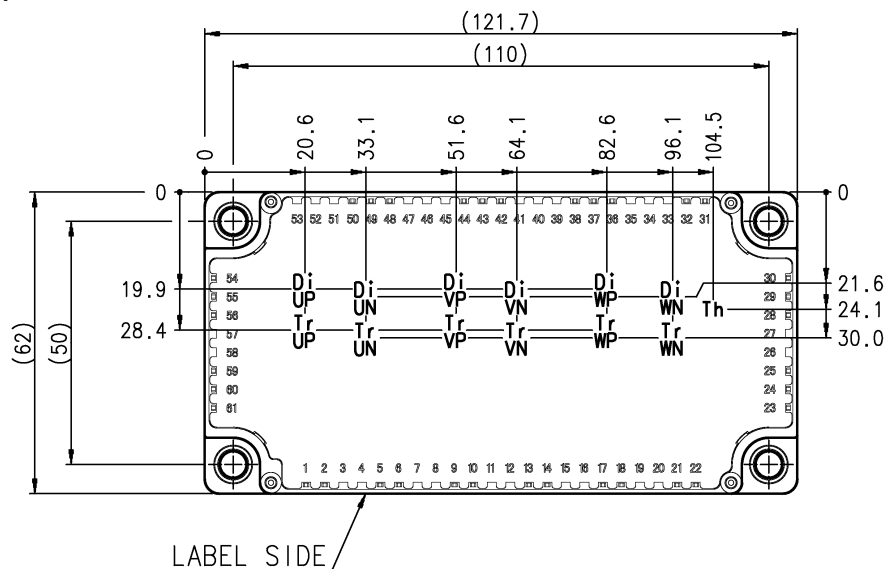
大電力スイッチング用

絶縁形

推奨動作条件

記号	項目	条件	規格値			Unit
			最小	標準	最大	
V_{CC}	電源電圧	P-N 端子間	-	600	850	V
V_{GEon}	ゲート（駆動）電圧	G*P-E*P/G*N-E*N 端子間 (*=U, V, W)	13.5	15.0	16.5	V
R_G	外部ゲート抵抗	1 素子あたり	8.2	-	82	Ω

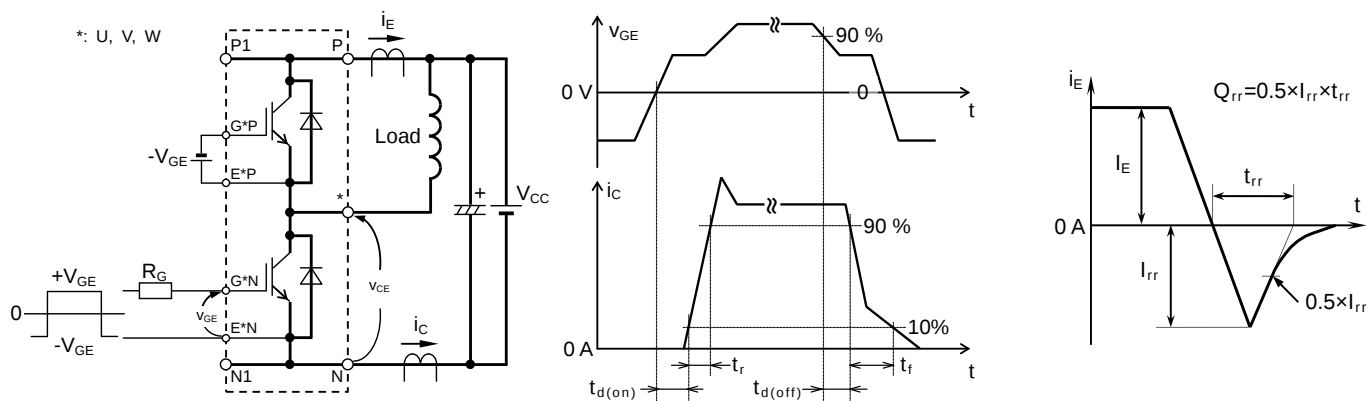
チップ配置図 (Top view)

単位 : mm, 公差 : ± 1 mm

Tr*P/Tr*N: IGBT, Di*P/Di*N: FWD (*=U/V/W), Th: NTC サーミスタ。

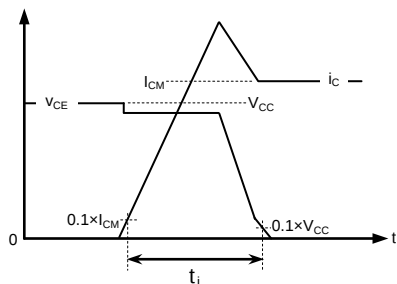
記号は、それぞれのチップの中心を示します。

試験回路及び試験波形

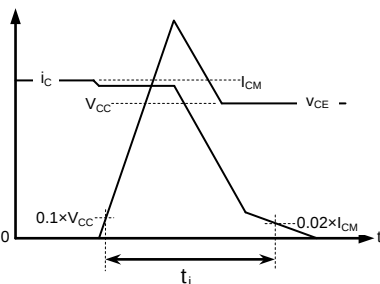


スイッチング特性試験回路及び試験波形

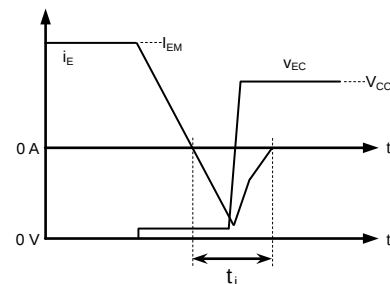
逆回復特性試験波形



IGBT ターンオンスイッチング損失



IGBT ターンオフスイッチング損失



FWD 逆回復損失

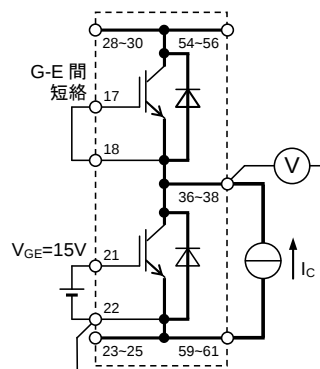
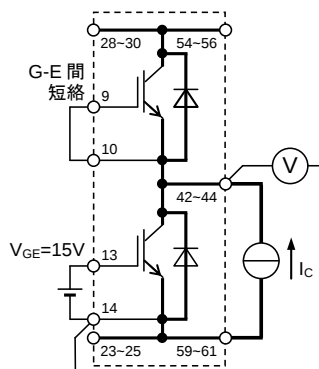
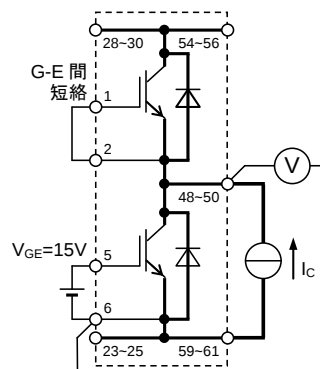
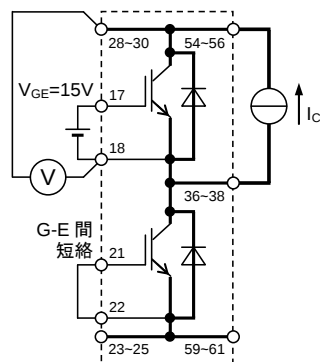
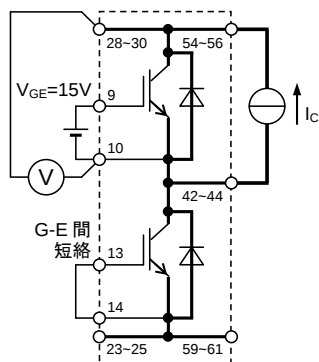
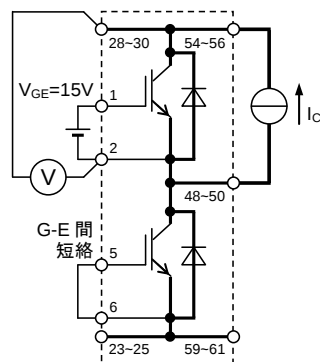
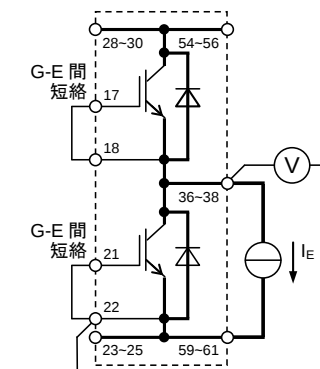
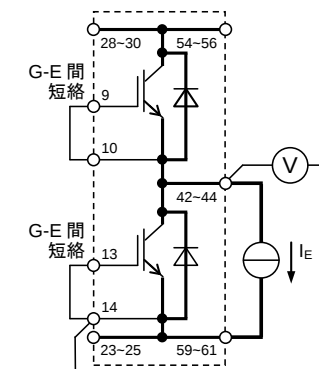
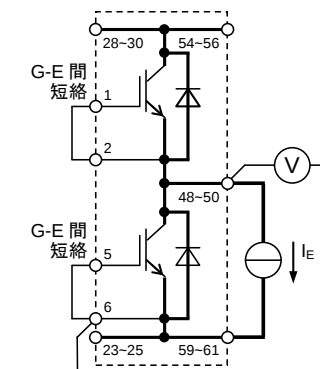
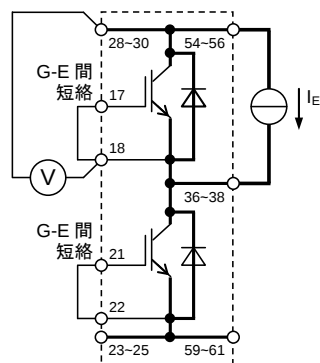
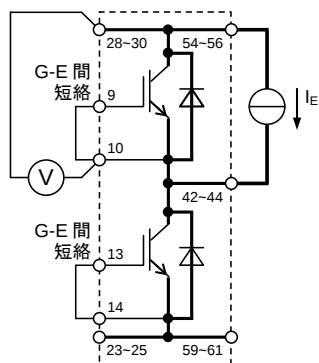
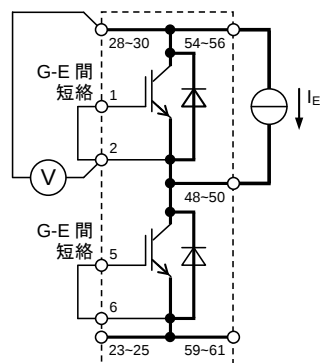
ターンオン / ターンオフスイッチング損失及び逆回復損失試験波形（積分時間説明図）

CM75TX-24S

大電力スイッチング用

絶縁形

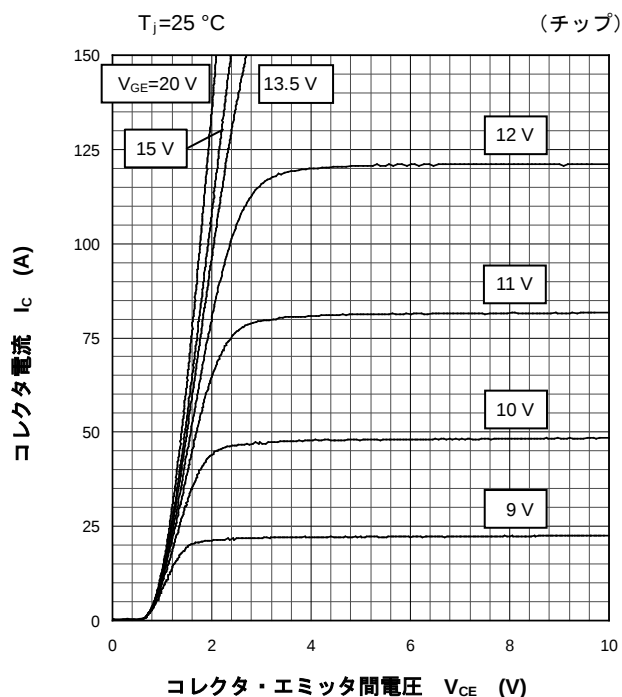
試験回路

G-E 間短絡 GVP-EVP, GVN-EVP,
GWP-EWN, GWN-EWN
UP / UN IGBTG-E 間短絡 GUP-EUP, GUN-EUN,
GWP-EWP, GWN-EWN
VP / VN IGBTG-E 間短絡 GUP-EUP, GUN-EUN,
GVP-EVP, GVN-EVN
WP / WN IGBT V_{CEsat} 試験回路G-E 間短絡 GVP-EVP, GVN-EVP,
GWP-EWN, GWN-EWN
UP / UN FWDG-E 間短絡 GUP-EUP, GUN-EUN,
GWP-EWP, GWN-EWN
VP / VN FWDG-E 間短絡 GUP-EUP, GUN-EUN,
GVP-EVP, GVN-EVN
WP / WN FWD V_{EC} 試験回路

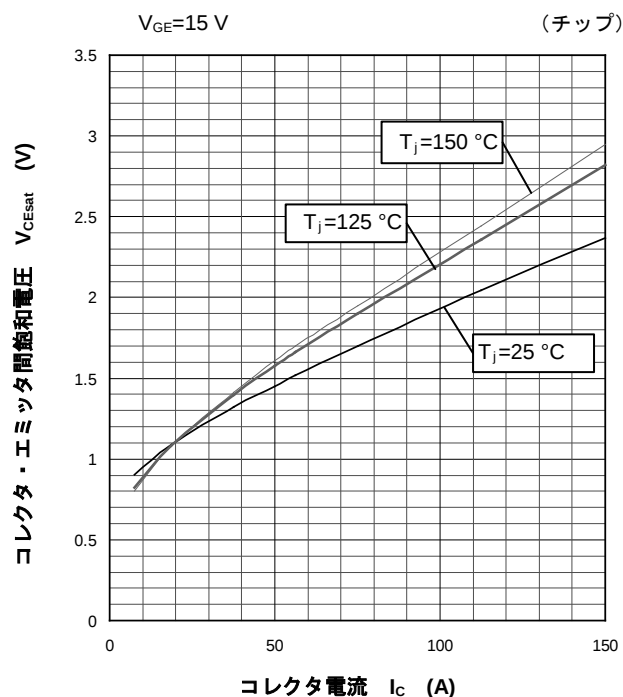
特性図

インバータ部

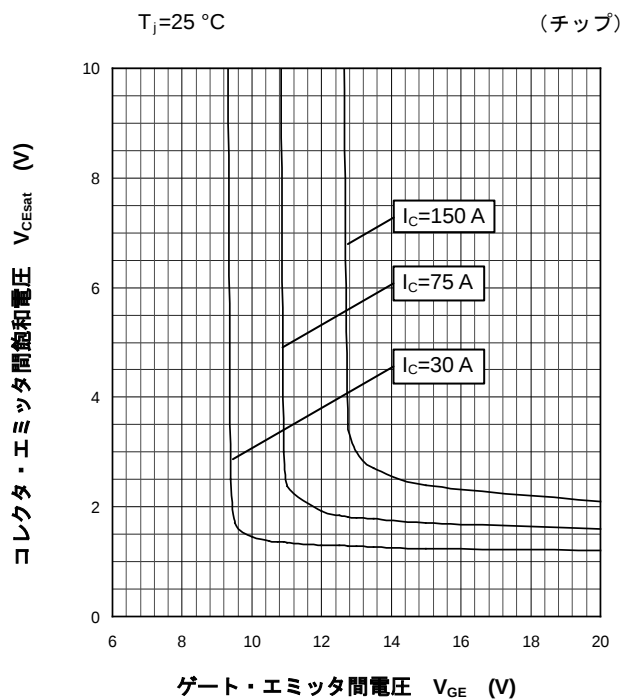
出力特性
(代表例)



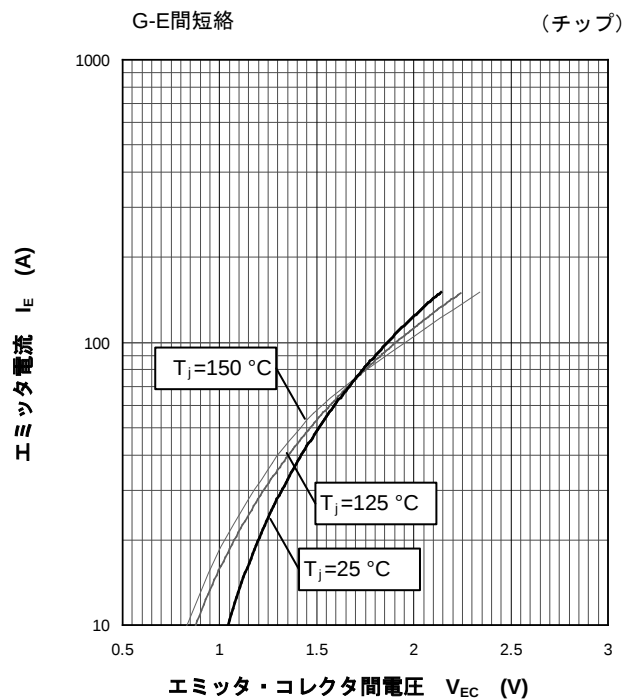
コレクタ・エミッタ間飽和電圧特性
(代表例)



コレクタ・エミッタ間飽和電圧特性
(代表例)



フリーホイールダイオード順特性
(代表例)

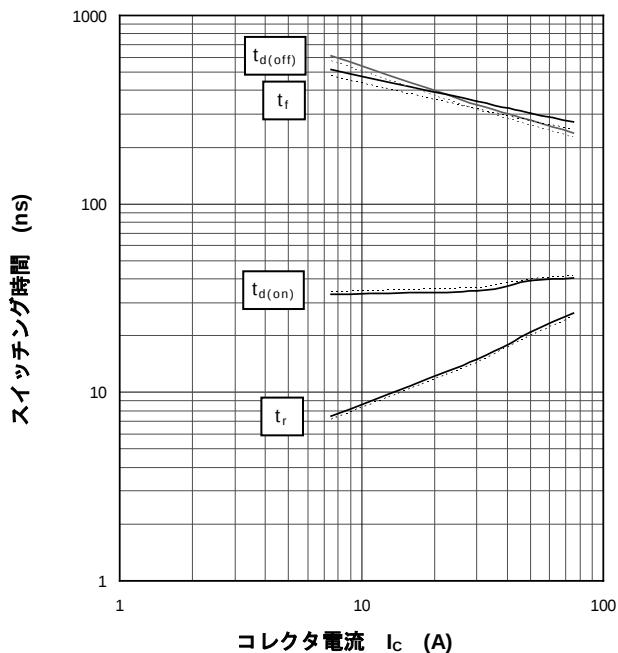


特性図

インバータ部

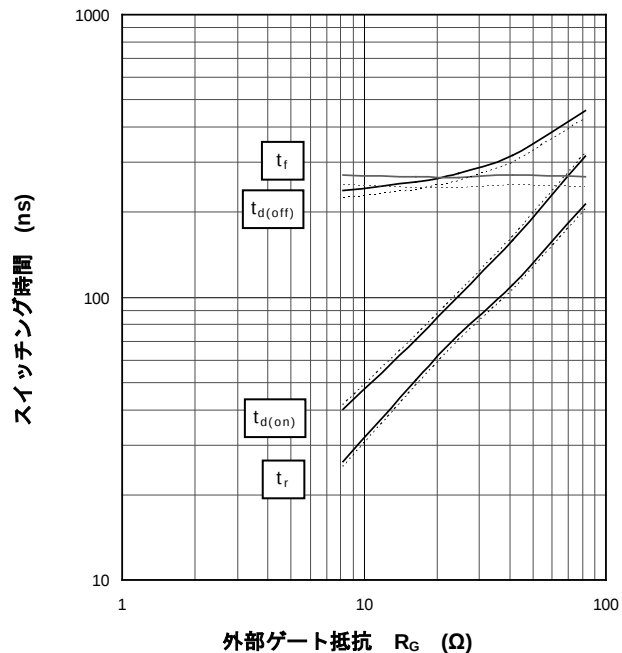
スイッチング時間特性

(代表例)

 $V_{CC}=600\text{ V}$, $V_{GE}=\pm 15\text{ V}$, $R_G=8.2\ \Omega$, 誘導負荷
 —: $T_J=150\text{ }^\circ\text{C}$, - - - -: $T_J=125\text{ }^\circ\text{C}$


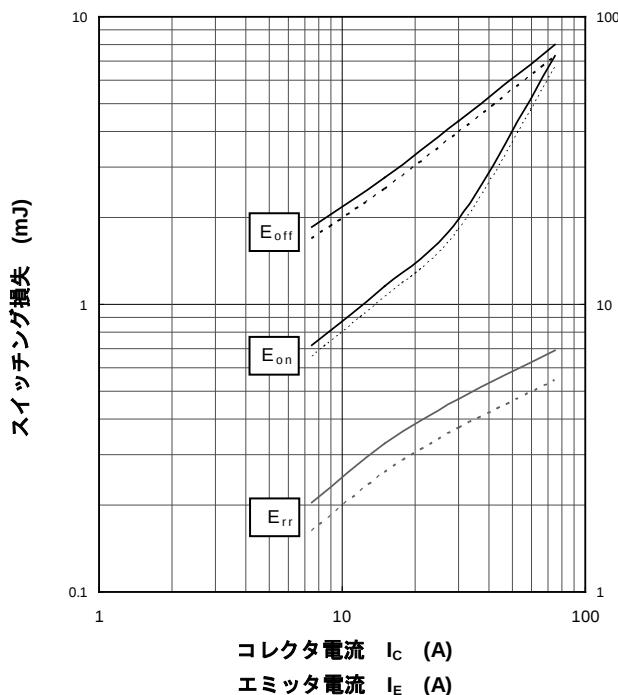
スイッチング時間特性

(代表例)

 $V_{CC}=600\text{ V}$, $I_C=75\text{ A}$, $V_{GE}=\pm 15\text{ V}$, 誘導負荷
 —: $T_J=150\text{ }^\circ\text{C}$, - - - -: $T_J=125\text{ }^\circ\text{C}$


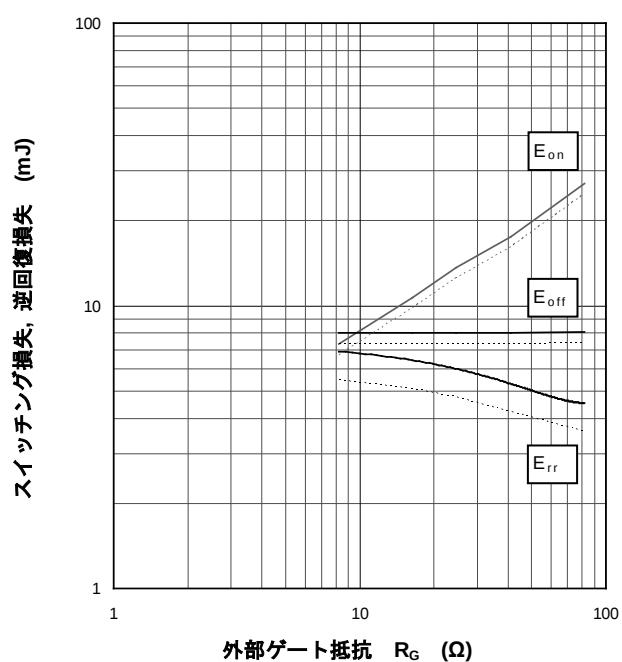
スイッチング損失特性

(代表例)

 $V_{CC}=600\text{ V}$, $V_{GE}=\pm 15\text{ V}$, $R_G=8.2\ \Omega$, 誘導負荷, 1パルスあたり
 —: $T_J=150\text{ }^\circ\text{C}$, - - - -: $T_J=125\text{ }^\circ\text{C}$


スイッチング損失特性

(代表例)

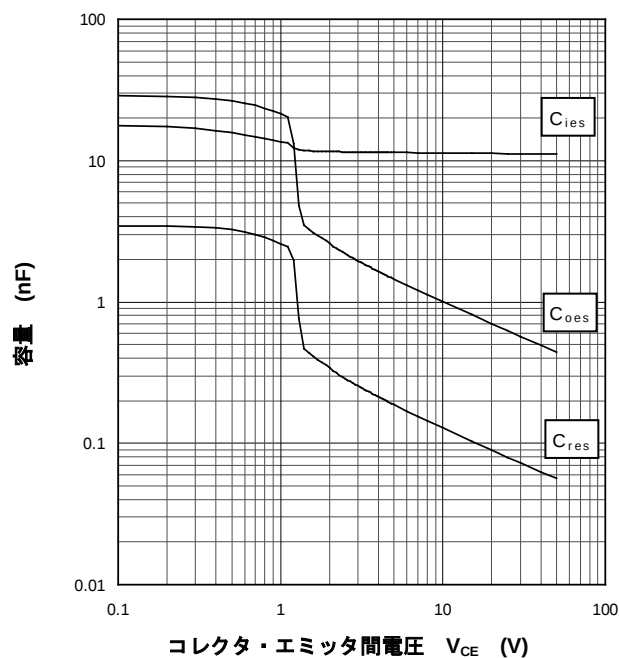
 $V_{CC}=600\text{ V}$, $I_C/I_E=75\text{ A}$, $V_{GE}=\pm 15\text{ V}$, 誘導負荷, 1パルスあたり
 —: $T_J=150\text{ }^\circ\text{C}$, - - - -: $T_J=125\text{ }^\circ\text{C}$


特性図

インバータ部

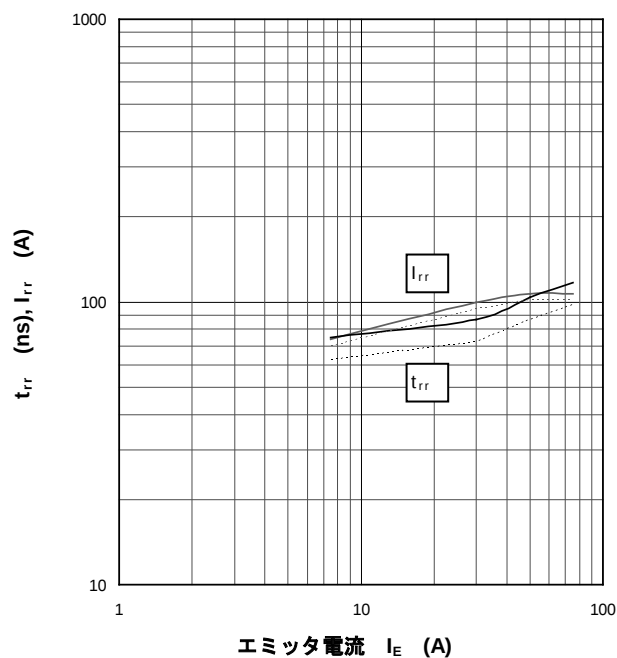
容量特性
(代表例)

G-E間短絡, $T_j=25\text{ }^{\circ}\text{C}$



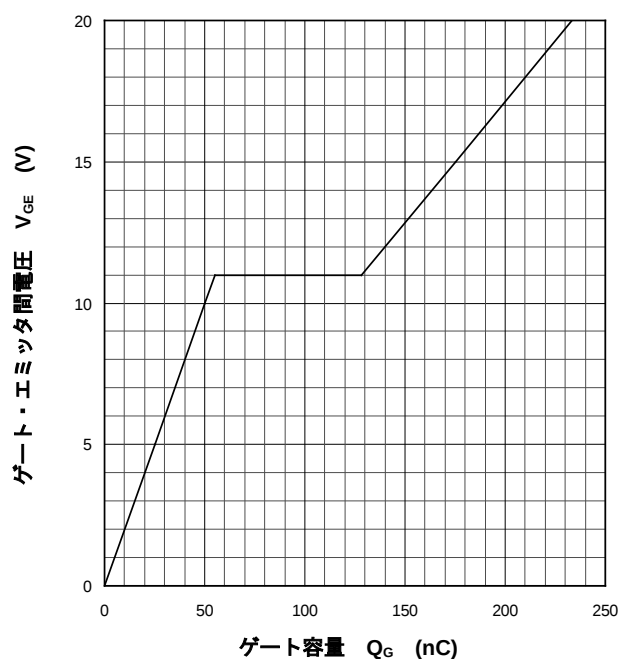
フリーホイールダイオード逆回復特性
(代表例)

$V_{CC}=600\text{ V}$, $V_{GE}=\pm 15\text{ V}$, $R_G=8.2\text{ }\Omega$, 誘導負荷
——: $T_j=150\text{ }^{\circ}\text{C}$, - - - - : $T_j=125\text{ }^{\circ}\text{C}$



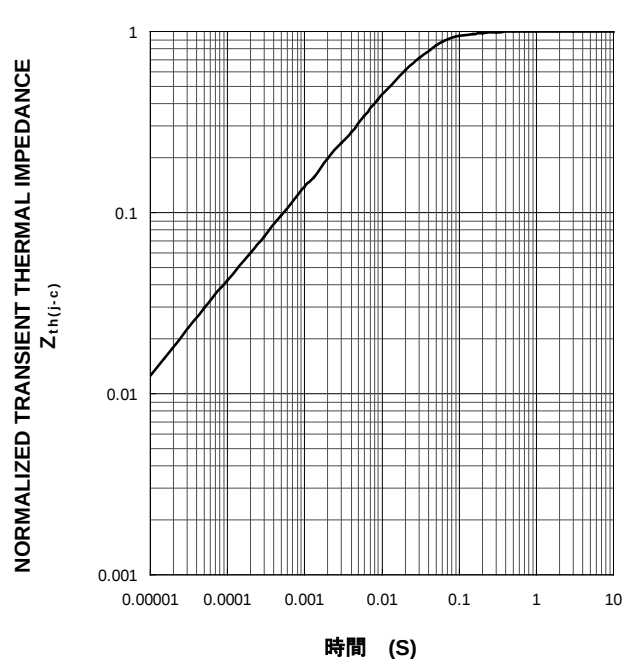
ゲート容量特性
(代表例)

$V_{CC}=600\text{ V}$, $I_C=75\text{ A}$, $T_j=25\text{ }^{\circ}\text{C}$



最大過渡熱インピーダンス特性

Single pulse, $T_C=25\text{ }^{\circ}\text{C}$
 $R_{th(j-c)Q}=0.25\text{ K/W}$, $R_{th(j-c)D}=0.40\text{ K/W}$

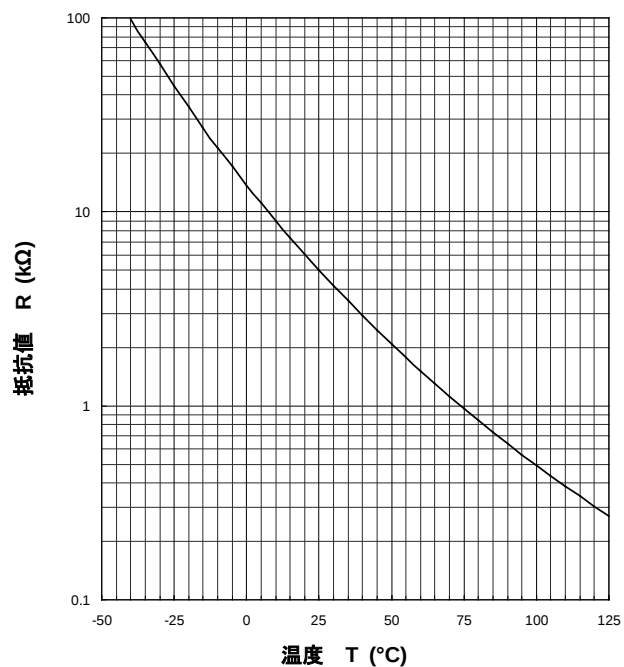


<IGBTモジュール>
CM75TX-24S
大電力スイッチング用
絶縁形

特性図

NTC サーミスタ部

温度特性
(代表例)



特記事項

本資料に記載されている情報は、いかなる場合でも、条件、特性及び品質を保証するものではありません。弊社半導体製品は必ず本資料に記載された最大定格の範囲内でご使用いただき、また、適用される法令による要求、規範及び基準をお客様が遵守することを前提としております。

なお、弊社の権限を有する者が署名した書面による明示の承諾がある場合を除き、人身事故を招くおそれのある用途に弊社半導体製品を使用することはできません。

パワー半導体製品は、長期の信頼性（パワーサイクルやサーマルサイクル等）について寿命を有していることや、特殊環境下（結露、高湿度、高粉塵、高塩分、高地、有機物・腐食性ガス・爆発性ガスが多い環境、端子部等への過度な応力等）での使用により、故障が発生したり、誤動作したりする場合がありますので、十分ご注意ください。また、技術的要件によっては弊社半導体製品に環境規制物質等が含まれる可能性があります。詳細確認を要する場合には、最寄りの弊社営業所、あるいは代理店までお問い合わせください。

本資料の内容・データは、専門技術・教育を受けられた技術者を対象としています。弊社半導体製品のお客様用途への適合性及び適合性に関する弊社製品データの完全性については、お客様の技術部門の責任にて評価・判断してください。なお、貴社製品への適用検討にあたって、弊社半導体製品単体で評価するだけでなく、システム全体で十分に評価し、適用可否をご判断ください。必要に応じ、電源と半導体製品の間に適切な容量のヒューズまたはブレーカーを取り付けて二次破壊を防ぐなど、安全設計に十分ご留意ください。関連するアプリケーションノート・技術資料も合わせてご参照ください。

安全設計に関するお願い

弊社は品質、信頼性の向上に努めておりますが、半導体製品は故障が発生したり、誤動作する場合があります。弊社の半導体製品の故障又は誤動作によって結果として、人身事故、火災事故、社会的損害などを生じさせないような安全性を考慮した冗長設計、延焼対策設計、誤動作防止設計などの安全設計に十分ご留意ください。

本資料ご利用に際しての留意事項

- 本資料は、お客様が用途に応じた適切な三菱半導体製品をご購入いただくための参考資料であり、本資料中に記載の技術情報について三菱電機または、第三者に帰属する知的財産権その他の権利の実施、使用を許諾するものではありません。
- 本資料に記載の製品データ、図、表、プログラム、アルゴリズムその他応用回路例の使用に起因する損害、第三者所有の権利に対する侵害に関し、三菱電機は責任を負いません。
- 本資料に記載の製品データ、図、表、プログラム、アルゴリズムその他全ての情報は本資料発行時点のものであり、三菱電機は、予告なしに、本資料に記載した製品または仕様を変更することがあります。三菱半導体製品のご購入にあたりましては、事前に三菱電機または代理店へ最新の情報をご確認頂きますとともに、三菱電機半導体情報ホームページ（www.MitsubishiElectric.co.jp/semiconductors/）などを通じて公開される情報に常にご注意ください。
- 本資料に記載した情報は、正確を期すため、慎重に制作したものです。万一本資料の記述誤りに起因する損害がお客様に生じた場合には、三菱電機はその責任を負いません。
- 本資料に記載の製品データ、図、表に示す技術的な内容、プログラム及びアルゴリズムを流用する場合は、技術内容、プログラム、アルゴリズム単位で評価するだけでなく、システム全体で十分に評価し、お客様の責任において適用可否を判断してください。三菱電機は、適用可否に対する責任を負いません。
- 本資料に記載された製品は、人命にかかわるような状況の下で使用される機器あるいはシステムに用いられることを目的として設計、製造されたものではありません。本資料に記載の製品を運輸、移動体用、医療用、航空宇宙用、原子力制御用、海底中継用機器あるいはシステムなど、特殊用途へのご利用をご検討の際には、三菱電機または代理店へご照会ください。
- 半導体・デバイスサイトに含まれる製品や技術をお客様が他の国へ提供する場合は、日本およびその他の国の輸出管理規制等を遵守する必要があります。また、日本、その他の仕向け地における輸出管理規則に抵触する迂回行為や再輸出は禁止します。
- 本資料の一部または全部の転載、複製については、文書による三菱電機の事前の承諾が必要です。
- 本資料に関し詳細についてのお問い合わせ、その他お気付きの点がございましたら三菱電機または代理店までご照会ください。

記載されている会社名及び商品名は、一般に各社の商標又は登録商標です。